



Universidad Autónoma de Nuevo León
Facultad de Ingeniería Mecánica y Eléctrica
Electrónica Digital I, Sistemas Digitales
Proyecto formativo 2



Diseñar y efectuar la simulación de un selector de datos (Multiplexor) de 6 a 1 líneas, los seis datos de entrada A, B C, D, E y F, deberán de ser de dos bits **A** (A1, A0), **B** (B1, B0), **C** (C1, C0) y **D** (D1, D0), **E** (E1, E0), **F** (F1, F0), que por medio de tres entradas de selección S2, S1 y S0, defina cuál valor de las seis entradas se mostrará en la salida **Y** (Y1, Y0) como se muestra en la figura.

	m	S2	S1	S0	Y		
	0	0	0	0	A		
	1	0	0	1	B		
	2	0	1	0	C		
	3	0	1	1	D		
	4	1	0	0	E		
	5	1	0	1	F		
Tabla de funcionamiento							Diagrama de bloques del Multiplexor de 6 a 1.

En el diseño se utilizará un Dispositivo Lógico Programable (PLD), programado por medio del Lenguaje de Descripción de Hardware **ABEL-HDL**, aprovechando los comandos **When, Then** (descripción del problema), además el uso del SET con el que podemos representar un grupo de variables en una sola ejemplo $A=[A2,A1,A0]$;

Propósitos:

1. Utilizar las ventajas de la programación en ABEL-HDL en el diseño de sistemas combinatoriales, sobre el diseño tradicional ya que en el diseño tradicional con 15 entradas se tendría (2^{14}) una tabla de verdad con 32,768 posibles combinaciones.
2. Simplificar la simulación (test_vectors) con el uso del Dont Care (.x.) en la representación de la tabla de verdad.
3. Efectuar la simulación para comprobar el correcto funcionamiento en PROTEUS.
4. Armar el prototipo en una tablilla de conexiones lo más ordenado posible (estética).
5. Elaborar el reporte cumpliendo con los requisitos solicitados (ver lista de cotejo).
6. desarrollar parte de los conocimientos y las habilidades necesarias para cumplir en tiempo, forma y calidad con el proyecto final (45 puntos).

Para ser tomado en cuenta como proyecto adicional, se deberá de subir los archivos a google Classroom, incluyendo el reporte a más tardar la fecha pactada, antes de las 16:00 horas, no se aceptará después de esta fecha.

Se recomienda consultar la presentación o el video DC2 de la página WEB <http://jagarza.fime.uanl.mx/>, así como los requisitos del reporte.

Reporte, (lista de Cotejo, Check List)

1	Portada.
2	Redacción del problema
3	Diagrama de Bloques (Entradas y Salidas)
4	Tabla de funcionamiento
5	Código Abel-HDL
6	Imagen de la Simulación Test_Vectors
7	Simulación, PROTEUS
8	Ecuaciones mínimas del archivo reporte
9	Distribución de terminales (Pin Out)
10	Foto del circuito en la tablilla de conexiones
11	Conclusiones
12	Recomendaciones
13	Subir a Google Classroom los archivos entregables

archivos entregables a Google classroom,

Archivos entregables en Zip o RAR nombre, hora y numero de lista	DOC	ABL	JED	Animación	PROTEUS
---	-----	-----	-----	-----------	---------

Para elaborar la animación se recomienda la aplicación: Scren To GIF

Diseño en Ingeniería

Es la creación y desarrollo de un producto económicamente viable, proceso o sistema para satisfacer una necesidad específica.

Se trata de la aplicación de métodos y técnicas con desafíos intelectuales, en donde se utilizan para integrar a los recursos de ingeniería, conocimientos y habilidades para la solución de problemas reales.

Andrew McLaren, Approaches to the Teaching of Design, Engineering Subject Centre, The Higher Education Academy, University of Sheffield UK, 2008, ISBN 978-1-904804-802

