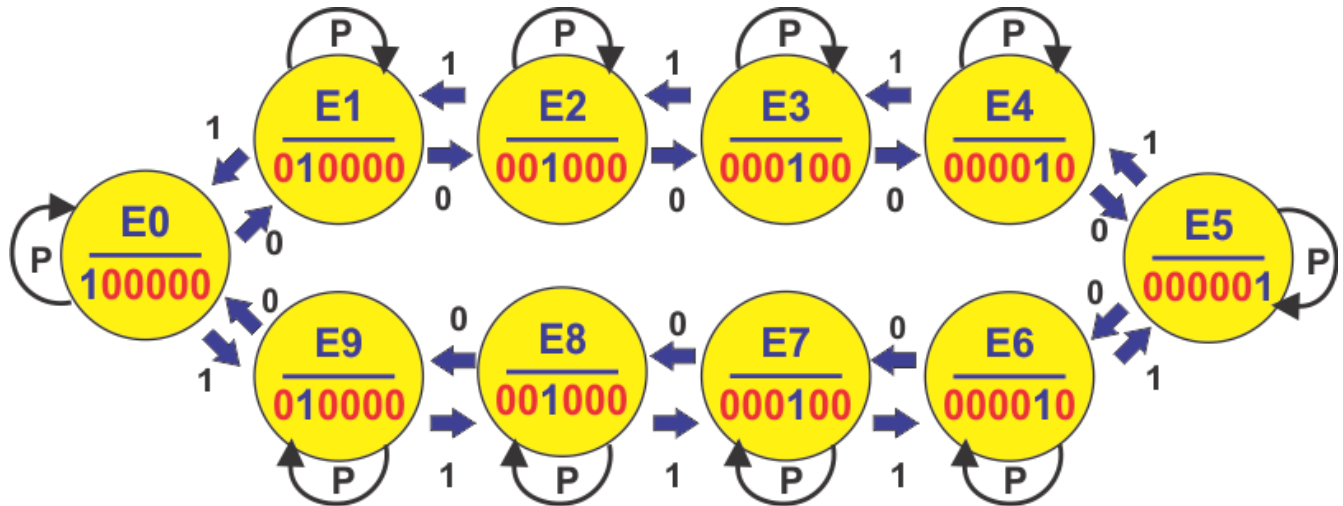


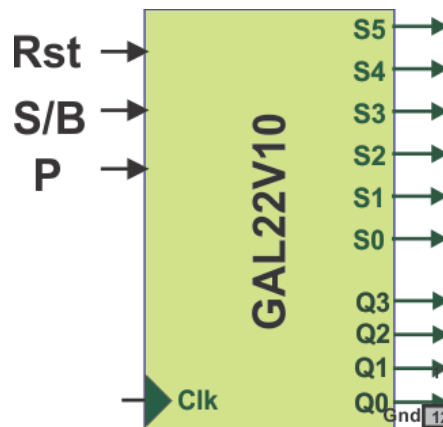
Proyecto Adicional 7 (solo M1)

Auto increíble



Diseñe este sistema secuencial descrito en el diagrama de transición de la figura anterior, incluya las tres entradas siguientes:

- S/B** (sube/baja) de modo que si toma el valor de cero la secuencia será en forma ascendente de E0 a E9 y si S/B= 1 la secuencia será en forma descendente, el sistema podrá en cualquiera de los estados cambiar de dirección dependiendo del valor de S/B.
- P** (paro) de modo que al oprimirlo (P=1) el sistema debe de permanecer en el mismo estado.
- Rst** (Restablecer) de modo que al oprimirlo deberá de regresar al E0 sin necesidad de esperar la señal de Clk, para tal efecto se recomienda utilizar la instrucción **Asynchronous Reset, AR**.



Reporte (lista de Cotejo, Check List)

1	Portada.
2	Enunciado del Problema (redacción)
3	Diagrama de Transición
4	Tabla de estado siguiente
5	Diagrama de Bloques (entradas y salidas)
6	Archivo en formato ABEL-HDL Module (incluyendo el Test_vectors)..
7	Distribución de terminales (Pin Out)
8	Imagen de la simulación.
9	Simulación en PROTEUS
10	Layout del circuito impreso
11	Foto del circuito implementado y comprobación de su funcionamiento
12	Conclusiones
13	Recomendaciones
14	Referencias bibliográficas

Nota: agregar notas de pie a todas las figuras