

## Proyecto Formativo 1

**Propósito:** Lograr el desarrollo de la competencia prevista, mejora tu aprendizaje por medio de la reflexión y análisis de los procedimientos y conceptos aplicados en la solución del examen, **además puntos adicionales para tu calificación.**

**Actividad de aprendizaje:**

- a) Revisar el examen **y en hojas aparte**, escriba, resuelva y verifique cada uno de los problemas correctamente, principalmente los problemas con la respuesta equivocada.
- b) Construir un prototipo de la solución del problema 5, usando el código ABEL-HDL e implementado en un PLD.

**Reporte esperado** (lista de Cotejo, Check List)

1	Portada con datos completos.	Problema
2	Conversiones, procedimiento, resultados y comprobación.	1
3	Ecuación del circuito.	2
4	Tabla de Verdad.	2
5	Procedimiento de minimización, resultado y comprobación con Logic Aid.	3
6	Tabla de verdad.	4
7	Mapas de Karnaugh.	4
8	Funciones mínimas 1.- And/Or (SOP), 2.- And/Nor y 3.- Or/And (POS) y su comprobación con Logic Aid.	4
9	Redacción del problema	5
10	Diagrama de Bloques (Entradas y salidas).	5
11	Tabla de Verdad.	5
12	Mapa de Karnaugh.	5
13	Las ecuaciones mínimas <b>And/Or</b> (SOP) y <b>Or/And</b> (POS) y su comprobación con Logic Aid.	5
14	El diagrama esquemático de los dos resultados.	5
15	El diagrama y la ecuación mínima en las formas <b>And/Nor</b> y <b>Nand/Nand</b> .	5
16	El código ABEL-HDL <b>Truth_Table</b> o <b>Ecuaciones</b> incluyendo el test_vectors en el mismo código.	5
17	Imagen de la simulación (Test Vectors).	5
18	Las <b>ecuaciones mínimas</b> y la distribución de terminales (Pin Out) del archivo reporte (RPT).	5
19	La foto del circuito completamente implementado.	5
20	<b>Conclusiones.</b>	
21	<b>Recomendaciones.</b>	

**Subir los archivos entregables a Google classroom a más tardar el jueves 12 de abril 2018 y presentar el prototipo funcionando a más tardar el viernes 13 del mismo mes.**

Archivos entregables en Zip o RAR <small>llamado MXNLYY. X=hora, Y=No. de lista</small>	DOC	ABL	JED	Animación	PROTEUS
--	-----	-----	-----	-----------	---------

Regresa el examen sin modificarlo **(aun si decides no realizar este proyecto adicional).**