



**Universidad Autónoma de Nuevo León
Facultad de Ingeniería Mecánica y Eléctrica**



Electrónica Digital I M3

Actividad 6

Guía para el examen de medio curso

Nombre _____ **Mat.** _____ **N.L.** _____

Fecha ___/___/2020

Este documento se entrega en papel para su revisión el día del examen y te será entregado al finalizar el examen para que posteriormente Digitalices el documento resuelto y revisado, una vez que tengas el documento completo, digitalizado de preferencia en PDF, subirlo a Google Classroom a más tardar el viernes 13 de marzo las 16:00

Actividad 6

(cuenta para la aplicación del Artículo 75, Reglamento para la Admisión, Permanencia y Egreso de los Alumnos de la UANL)

El propósito de esta actividad es contar con una guía de estudios que te permitan prepararte para el próximo examen de medio curso. La entrega de este documento en papel es el día **viernes 13 de marzo del 2020 a las 7:00 A. M.**, fecha correspondiente al examen de medio curso y antes de presentarlo. **Una vez terminado este documento es necesario digitalizarlo y subirlo a Google Classroom en la sección de actividad 6.**

Temas y ponderación para la evaluación del examen

Sistemas Numéricos: Conversiones entre los sistemas numéricos de notación posicional	6%
Algebra Booleana <ul style="list-style-type: none"> •Operadores Lógicos: And, Or, Not, Nand, Nor, Exor y Exnor. •Símbolo, característica, expresión matemática, Tabla de verdad. •Propiedades Distributiva, Asociativa y Conmutativa e Identidades. •Circuito, Ecuación, Tabla de verdad y Diagrama de tiempos. •Teorema de D' Morgan. •Minitermino forma SOP (And/Or). •Maxitermino forma POS (Or/And). •Ocho Formas estándar. 	40%
Minimización de Funciones Booleanas <ul style="list-style-type: none"> •Manipulación Algebraica. •Mapas de Karnaugh POS y SOP. 	34%
Planteamiento del problema y elaboración de la Tabla de verdad	20%

Índice

	Pag.
Lista de verificación (checklist).....	5
Calendario Febrero – Marzo 2020.....	5
1.- Terminología y Normalización Lingüística.....	6
2.- Sistemas numéricos.....	9
3.- Identidades	11
4.- Operaciones Booleanas.....	11
5.- Operadores Lógicos.....	13
6.- Representación de Sistemas digitales Binarios	15
7. - Manipulación algebraica	16
8.- Mapas de Karnaugh.....	21
9.- Problema propuesto.....	25
10.- Conclusiones de la actividad (Un trabajo sin conclusiones carece de valor).	36
Formulario	37

Lista de verificación (checklist)

No.	Tema	Respuestas				Cotejado	
	Portada	Obligatoria					
1	Crucigrama	40 palabras				Pag. 3	
2	Sistemas Numéricos	N₂	N₅	N₈	N₁₀	N₁₆	Pág. 5
3	Identidades	a	b	c	d	Pag. 6	
4	Operaciones Booleanas					Pag. 7	
5	Operadores Lógicos	a	b	c	d	Pag. 8	
6	Representación de Sistemas Digitales Binarios					Pag. 9	
7	Manipulación Algebraica	1	2	3		Pag. 10	
8	Mapas de Karnaugh	F1	F2	S		Pag. 14	
9	Problema propuesto	Diagrama de bloques				Pag. 15	
		Tabla de verdad				Pago. 16	
		Ecuaciones mínimas SOP y POS por K Map				Pag. 17	
		Comprobación de resultados				Pag. 17	
		Diagramas Esquemáticos				Pag. 18	
10	Conclusiones	Un trabajo sin conclusiones carece de valor				Pag. 20	
Digitalizar el documento resuelto y subirlo a Google Classroom							

Calendario Febrero – Marzo 2020

Lunes	Martes	Miércoles	Jueves	Viernes	Sábado	Domingo
10	11	12	13	14	15	16
17	18	19	20	21	22	23
24	25	26	27	28	29	1
2	3	4	5	6	7	8
9	10	11	12	13	14	15
				M3		

1.- Terminología y Normalización Lingüística

Con el propósito de conocer la terminología y normalizar el vocabulario de las definiciones, términos y conceptos utilizados en el curso, se propone el siguiente crucigrama.

La Universidad educa para transformar,
y se transforma para trascender.

1947-2020

Enero-Junio 2020, M3

Ing. Rogelio G. Garza Rivera
Rector U.A.N.L.

Para la solución del crucigrama, se debe leer las referencias que se encuentran divididas en dos zonas (una horizontal y otra vertical). Cada referencia tiene un número que no se repite y que se encuentra asociado a la palabra oculta en el crucigrama.

Horizontal

1. Término Or que contiene todas las variables de la función, ya sea afirmadas o negadas
5. Programmable Logic Devices, dispositivo lógico programable
8. La salida es cero cuando cualquiera de sus entradas es cero.
10. Teorema que establece que $AB + A^1C + BC = AB + A^1C$.
13. Representación de una función booleana por medio de una tabla de ?
14. Estudio y aplicación del comportamiento de los electrones en diversos medios.
15. Forma matemática en donde se expresan varios maxiterminos Productos de Suma.
16. Apellido del creador de la era digital Claude E. ?
18. Operación Booleana de una sola entrada y su propósito es negar.
19. Extensión del archivo de captura esquemática.
20. Procedimiento gráfico para la simplificación de funciones booleanas mapa de ?.
23. Forma de encapsulamiento de los circuitos integrados que consiste en un bloque con dos hileras paralelas de pines; Dual in-line package iniciales
24. Conjunto de cosas que relacionadas entre sí ordenadamente contribuyen a determinado objeto.
25. Unidad de información compuesta de 8 bits
26. Voltaje de corriente continua iniciales.
27. La salida es cero solamente cuando todas sus entradas son cero.
28. Propiedad del algebra booleana en donde $A(B C) = (A B) C$.
31. Es una técnica de simplificación matemática, que consiste la descomposición de una expresión en forma de factores.
33. Término producto (AND) que contiene todas las variables de la función ya sea en su forma normal (afirmada) o complementada. (negada)
36. Propiedad del algebra booleana en donde $A+B = B+A$.

Vertical

2. El ingeniero no de la creencia se basa en ?
3. En Ingeniería: Es la creación y desarrollo de un producto, proceso o sistema económicamente viable para satisfacer necesidades definidas por un cliente o proceso.
4. Recurso para comprobar el buen funcionamiento de un diseño antes de implementarlo físicamente.
6. Software que combina los programas Schematic Capture y ARES PCB Layout para proporcionar un conjunto de herramientas potente, integrado y fácil de usar para el diseño profesional de placas de circuito impreso.
7. Su salida es uno cuando cualquier entrada es cero.
9. Era de la Información y las Telecomunicaciones, 'Era ?.
11. La salida es uno cuando un número impar de variables de entrada es igual a uno.
12. programa con el que se realiza la captura esquemática.
15. Que piensa y prepara con antelación las cosas que hará o las que necesitará, evitando contratiempos
16. Es la forma de identificar una operación booleana en un diagrama esquemático.
17. Su salida es cero cuando cualquier entrada es uno.
19. Forma matemática en donde se expresan varios miniterminos Suma de Productos
21. Advanced Boolean Expression Language (iniciales).
22. Hardware Description Language iniciales.
26. Comando para obtener la simulación de un diseño test_?
29. Reducir la ecuación lo más posible.
30. Extensión del archivo de PROTEUS
32. Nombre del creador del teorema de D'Morgan
34. Extensión del archivo del proyecto en IspLEVER Classic
35. Matriz Lógica Genérica ini. En inglés.

2.- *Sistemas numéricos*

Efectué las siguientes conversiones siguiendo los pasos propuestos

$$CA_{(13)} = N_{(2)} = N_{(5)} = N_{(8)} = N_{(10)} = N_{(16)}$$

- 1) Describir el orden de las conversiones (secuencia) más conveniente.
- 2) Seleccionar el método a utilizar en cada uno de los casos.

Conv.	de	a	Método propuesto
1	$N_{(13)}$	$N_{()}$	
2			
3			
4			
5			

- 3) Efectué las conversiones.


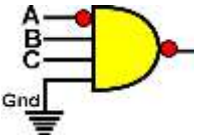

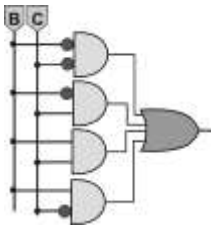
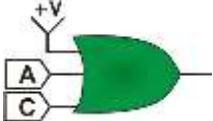
Resultados Obtenidos

N₁₃	N₂	N₅	N₈	N₁₀	N₁₆
CA					

4) Verifique sus de los resultados

3.- Identidades

Obtenga la Ecuación y el Valor de la salida para las siguientes identidades

	propuesta	Ecuación	Valor de salida
Ejemplo		$A + B + A'$	1
1			
2			
3			
4			

Nota: Gnd=0 y +V=1

4.- Operaciones Booleanas.

Identifique la operación y dibuje el símbolo correspondiente a cada una de las siguientes aseveraciones:

		Símbolo
a	La Salida es Alta solamente cuando sus tres entradas son Altas .	
B	La Salida es Alta cuando cualquiera de sus cuatro entradas es Baja .	
c	La Salida es Baja solamente cuando sus dos entradas son diferentes .	

5.- Operadores Lógicos

Considerando las operaciones And, Or, Nand, Nor y Exor todas ellas de tres entradas, que operadores tendrán la salida igual a uno:

a) Si las entradas son $A=0$, $B=0$ y $C=0$:

A	b	c	d
Nand y OR	Nand y Exor	Nor y Nand	And y Nor

b) Si solo una de las tres entradas A, B o C toma el valor de uno:

A	b	c	d
And, Nor y Exor	Nand, Or y Exor	Nand, And y Exor	Nor, Or y Exor

c) Si dos de las tres entradas A, B o C toma el valor de uno:

A	b	c	d
Or y Exor	Nand y Or	And y Or	And y Exor

d) Si las tres entradas A, B o C toman el valor de uno $A=1$, $B=1$ y $C=1$:

A	b	c	d
Or y Exor, Nand	And, Or y Exor	And y Or y Nor	Nand, Or y Exor

6.- Representación de Sistemas digitales Binarios

a) Obtenga la ecuación del circuito mostrado a continuación:

	<p>$S(A,B,C,D,F)=$</p>
	<p>Nota: no simplificar</p>

b) Obtenga la tabla de verdad de la ecuación mostrada a continuación:

$G=(A'+D')(A'+B'+C)(A+C+D')$	<table border="1" style="width: 100%; border-collapse: collapse;"> <thead> <tr> <th style="padding: 5px;">m</th> <th style="padding: 5px;">A</th> <th style="padding: 5px;">B</th> <th style="padding: 5px;">C</th> <th style="padding: 5px;">D</th> <th style="padding: 5px;">G</th> </tr> </thead> <tbody> <tr><td style="padding: 5px;">0</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">1</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">2</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">3</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">4</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">5</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">6</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">7</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">8</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">9</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">10</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">11</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">12</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">13</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">14</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td style="padding: 5px;">15</td><td></td><td></td><td></td><td></td><td></td></tr> </tbody> </table>	m	A	B	C	D	G	0						1						2						3						4						5						6						7						8						9						10						11						12						13						14						15					
m	A	B	C	D	G																																																																																																		
0																																																																																																							
1																																																																																																							
2																																																																																																							
3																																																																																																							
4																																																																																																							
5																																																																																																							
6																																																																																																							
7																																																																																																							
8																																																																																																							
9																																																																																																							
10																																																																																																							
11																																																																																																							
12																																																																																																							
13																																																																																																							
14																																																																																																							
15																																																																																																							

7. – Manipulación algebraica

Recursos para la minimización de funciones Booleanas.

Por medio de la manipulación algebraica se puede simplificar una Función Booleana y obtener una mínima expresión que contenga menos términos o menos variables que la función original, para reducir así la complejidad del circuito a implementar, los recursos disponibles de este método algebraico se listan a continuación:

- a) Identidades de los operadores.
- b) Factorización para la minimización.
- c) Duplicando un término ya existente
- d) Propiedad Distributiva.
- e) Teorema del Consenso.
- f) Teorema de D’Morgan.
- g) Equivalencias de Exor y Exnor en la forma AON (And, Or y Not).

b). – Factorización para la minimización, se efectúa entre dos **términos semejantes** y cuando **solo cambia una variable** y esta variable se elimina.

$$A B + A' B = B (A + A') = B$$

c). – Propiedad Distributiva

$$X + YZ = (X + Y) (X + Z) \quad X(Y + Z) = X Y + X Z$$

e).-Teorema de D’Morgan

And	AB	$=$	$(A' + B)'$	And por Nor negando las entradas
Nor	$(A + B)$	$=$	$A' B'$	Nor por And negando las entradas
Or	$A + B$	$=$	$(A' B')'$	Or por Nand negando las entradas
Nand	$(AB)'$	$=$	$A' + B'$	Nand por Or negando las entradas

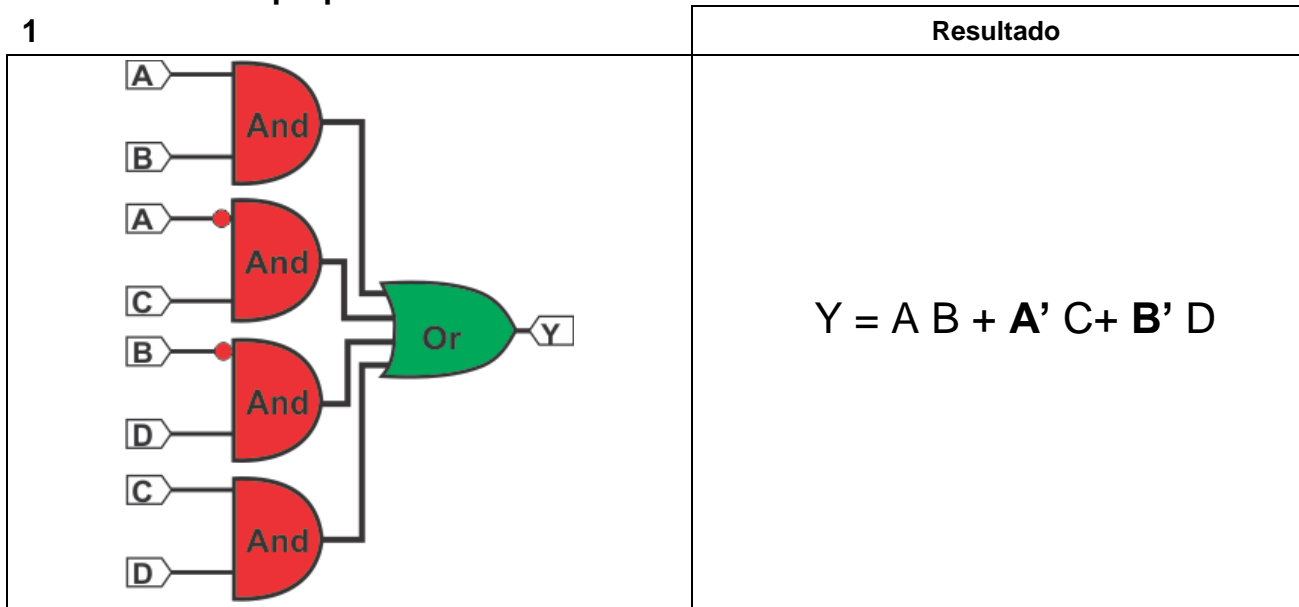
f). – Equivalencias del Exor y Exnor

$$A \oplus B = A' B + A B' \quad (A \oplus B)' = A' B' + A B$$

Nota: Es recomendable para obtener la mínima expresión expresar la ecuación propuesta en la forma And/Or (SOP) o Or/And (POS).

Obtenga la mínima expresión de los siguientes problemas utilizando como recurso de simplificación la manipulación algebraica y compruebe el resultado con la solución propuesta.

1



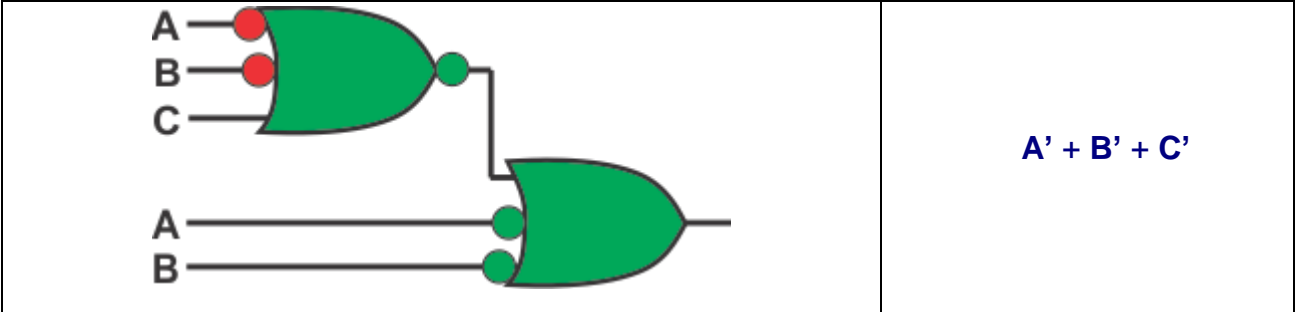
Procedimiento:

2

	Resultado
$F_4(A, X, C, D) = A X C' + (X' + C' + D)' + X' C' D + A' X C'$	$XD' + C'D$

Procedimiento:

3

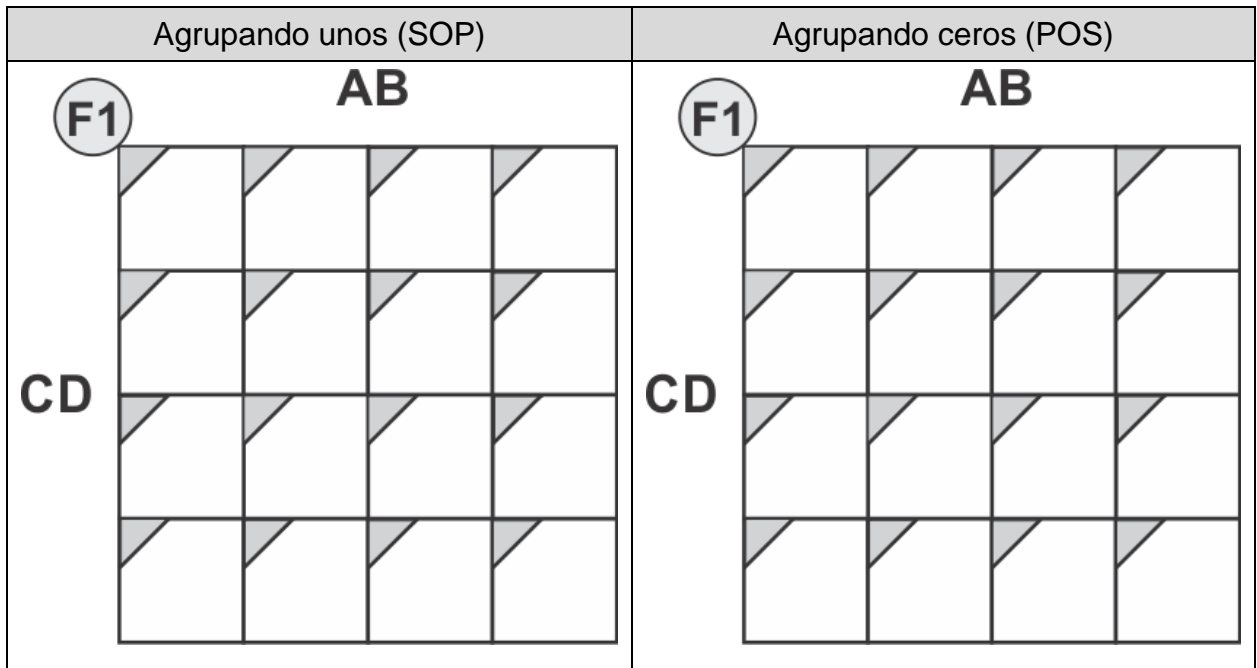


Procedimiento:

8.- Mapas de Karnaugh

Simplifique las siguientes funciones usando como recurso de simplificación los mapas de Karnaugh obteniendo la mínima expresión en las en las formas And/Or SOP (agrupando unos) y And/Nor, Or/And POS (agrupando ceros) y compruebe sus resultados por medio del software LogicAid.

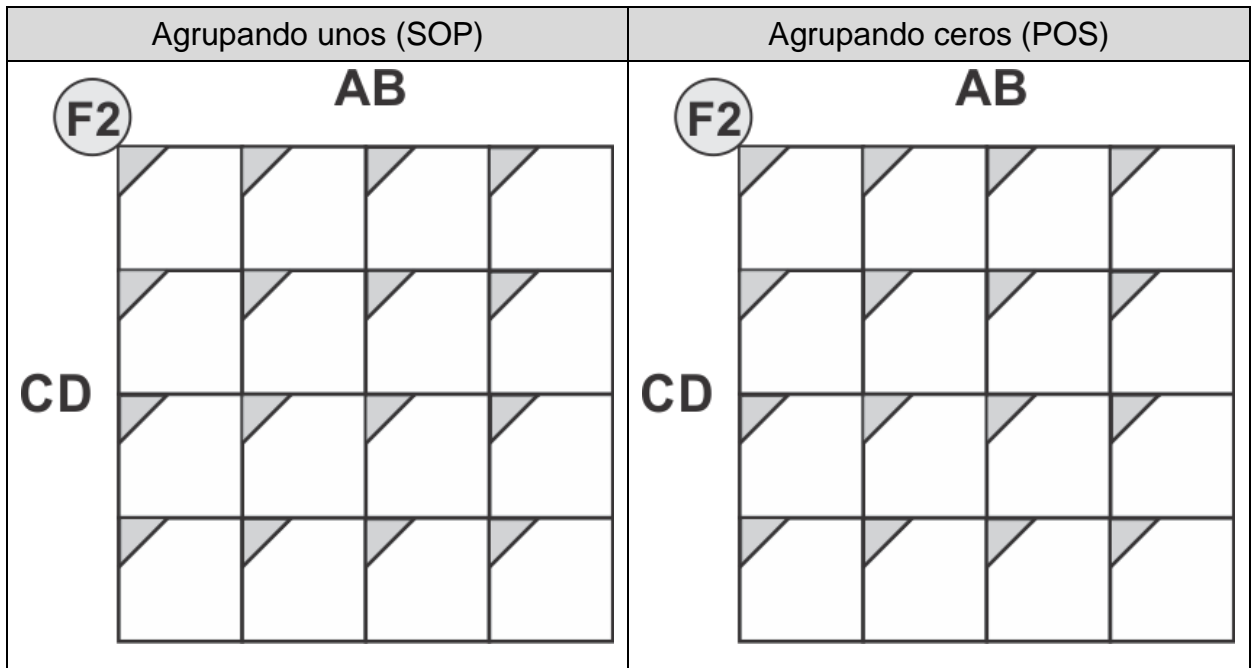
$$F_1 (A, B, C, D) = \sum m (1, 3, 6, 7, 9, 14, 15).$$



Resultados

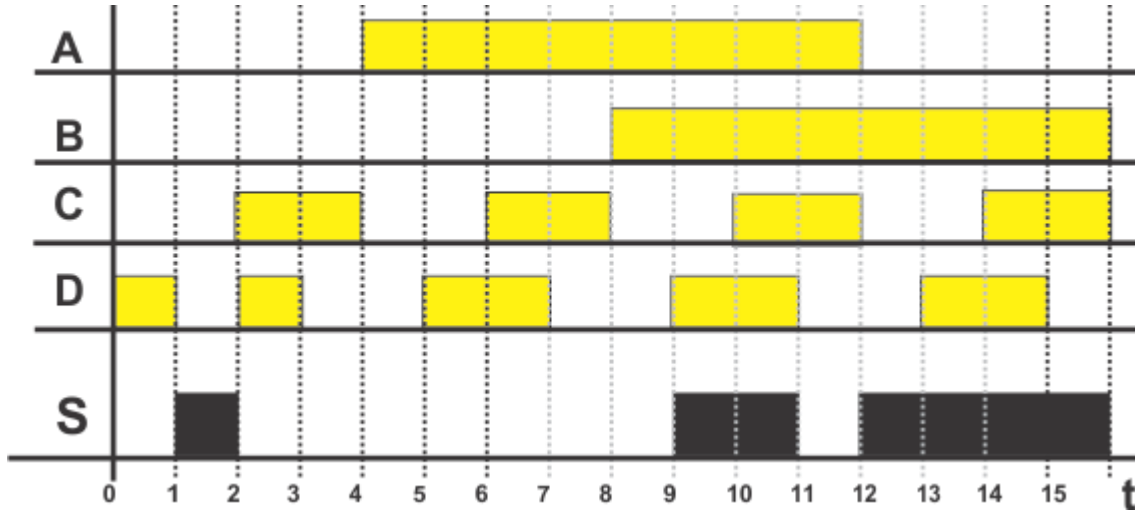
(1)And/Or=	
(2)And/Or=	
And/Nor=	
Or/And=	

$F_2 (A,B,C,D) = \sum m (0, 1, 8, 10, 11, 14, 15)$.



(1)And/Or=	
(2)And/or=	
And/Nor=	
Or/And=	

Un sistema digital binario representado por este diagrama de tiempos, en donde las entradas son A, B, C y D y no están colocadas en orden numérico consecutivo y cuya salida es **S**, obtenga: La función mínima expresada en las formas And/Or (SOP), And/Nor y Or/And (POS):



Nota: los valores de las combinaciones de entrada A, B, C y D no están en un orden numérico consecutivo.

And/Or	S=
And/Nor	S=
Or/And	S=

9.- Problema propuesto

Un depósito es alimentado con cuatro bombas llamadas A, B, C y D de 20, 15, 10 y 5 litros por segundo respectivamente.

A la salida del depósito hay 4 válvulas de V20, V15, V10 y V5 l/s.

Puede haber cualquier combinación de bombas apagadas y encendidas.

1. El caudal de salida del depósito debe ser igual que el de entrada.
2. En el caso de que las combinaciones de válvulas proporcionen el mismo caudal, se debe abrir el mayor número de válvulas para que se cumpla el punto 1.
- 3.- En el caso que para proporcionar el mismo caudal se requiera de la misma cantidad de bombas se deberá elegir la combinación con la bomba de mayor caudal.

1.- El Dibujo del Diagrama de bloques (entradas y salidas)

2.- La tabla de verdad.

	Entradas				Salidas			
m	A	B	C	D	V20	V15	V10	V5
0								
1								
2								
3								
4								
5								
6								
7								
8								
9								
10								
11								
12								
13								
14								
15								

3.- Las Ecuaciones Mínimas

Para cada una de las cuatro salidas obtenga las ecuaciones mínimas And/Or (SOP) y And/Nor y Or/And (POS) utilizando mapas de Karnaugh.

<p>V20 00 A, B</p>	<p>Ecuación mínima Agrupando unos (SOP)</p>
<p>V20 00 A, B</p>	<p>Ecuación mínima Agrupando ceros (SOP)</p>
<p>Resultado Or/And</p>	

<p>V15 00 A, B</p> <table border="1"> <tr> <td>0</td> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td>1</td> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td>C, D</td> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td></td> <td></td> <td></td> <td></td> <td></td> </tr> </table>	0					1					C, D										<p>Ecuación mínima Agrupando unos (SOP)</p>
0																					
1																					
C, D																					
<p>V15 00 A, B</p> <table border="1"> <tr> <td>0</td> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td>1</td> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td>C, D</td> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td></td> <td></td> <td></td> <td></td> <td></td> </tr> </table>	0					1					C, D										<p>Ecuación mínima Agrupando ceros (SOP)</p>
0																					
1																					
C, D																					

<p>V10 00 A, B</p> <table border="1" style="width: 100%; height: 100%;"> <tr> <td style="width: 25%; text-align: center;">0</td> <td style="width: 25%;"></td> <td style="width: 25%;"></td> <td style="width: 25%;"></td> </tr> <tr> <td style="text-align: center;">1</td> <td></td> <td></td> <td></td> </tr> <tr> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td></td> <td></td> <td></td> <td></td> </tr> </table> <p>00</p> <p>C, D</p>	0				1												<p style="text-align: center;">Ecuación mínima Agrupando unos (SOP)</p>
0																	
1																	
<p>V10 00 A, B</p> <table border="1" style="width: 100%; height: 100%;"> <tr> <td style="width: 25%; text-align: center;">0</td> <td style="width: 25%;"></td> <td style="width: 25%;"></td> <td style="width: 25%;"></td> </tr> <tr> <td style="text-align: center;">1</td> <td></td> <td></td> <td></td> </tr> <tr> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td></td> <td></td> <td></td> <td></td> </tr> </table> <p>00</p> <p>C, D</p>	0				1												<p style="text-align: center;">Ecuación mínima Agrupando ceros (SOP)</p>
0																	
1																	

<p>V5 00 A, B</p> <p>00</p> <p>1</p> <p>C, D</p>	<p>Ecuación mínima Agrupando unos (SOP)</p>
<p>V5 00 A, B</p> <p>00</p> <p>1</p> <p>C, D</p>	<p>Ecuación mínima Agrupando ceros (SOP)</p>

4.- Comparación de resultados

Proporcionando los datos de la tabla de verdad usando el software LogicAid por medio del comando *Truth Table* o *Terms* compare los resultados.

(En este espacio se sugiere pegar los resultados obtenidos en LogicAid)

5.- Diagrama esquemático

Dibuje el diagrama esquemático de cada uno de los resultados mínimos obtenidos en el mapa de Karnaugh.

Diagrama de V25, forma And/Or (SOP)



Diagrama de B, forma Or/And (POS)



Diagrama de AI, forma And/Or (SOP)



Diagrama de AI, forma Or/And (POS)

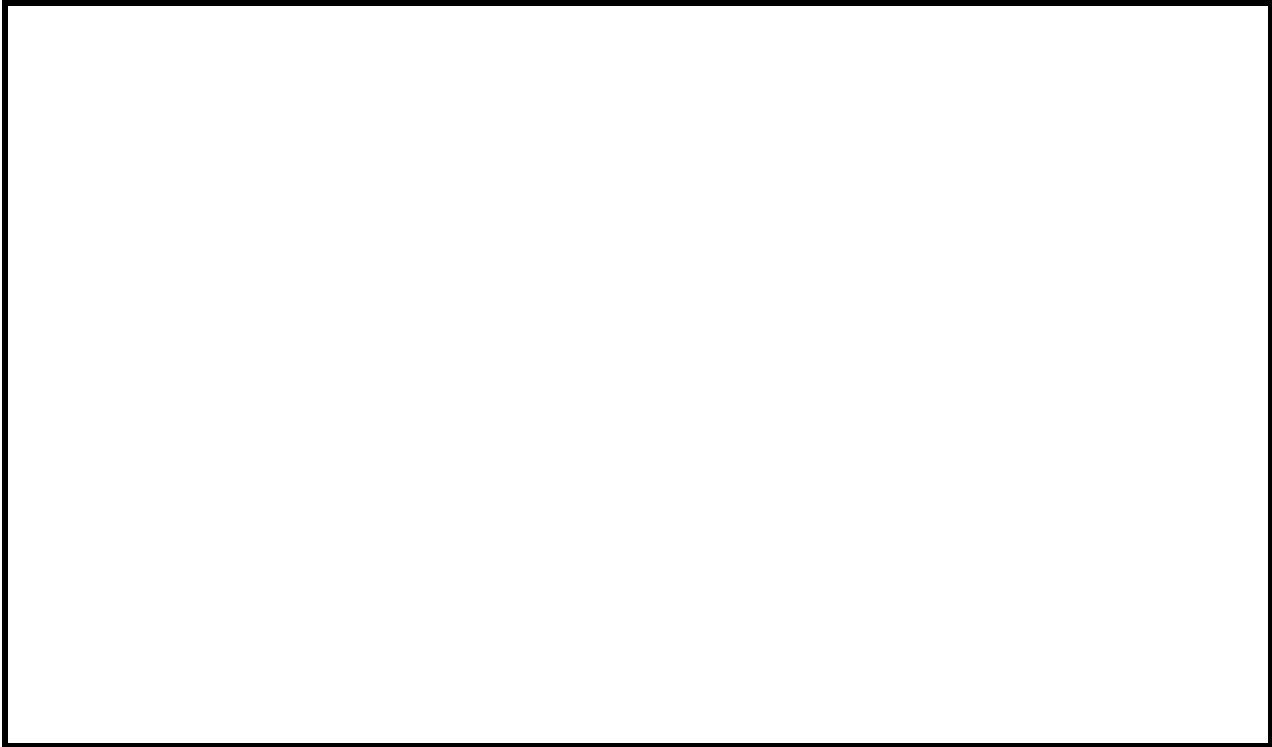


Diagrama de V10, forma And/Or (SOP)

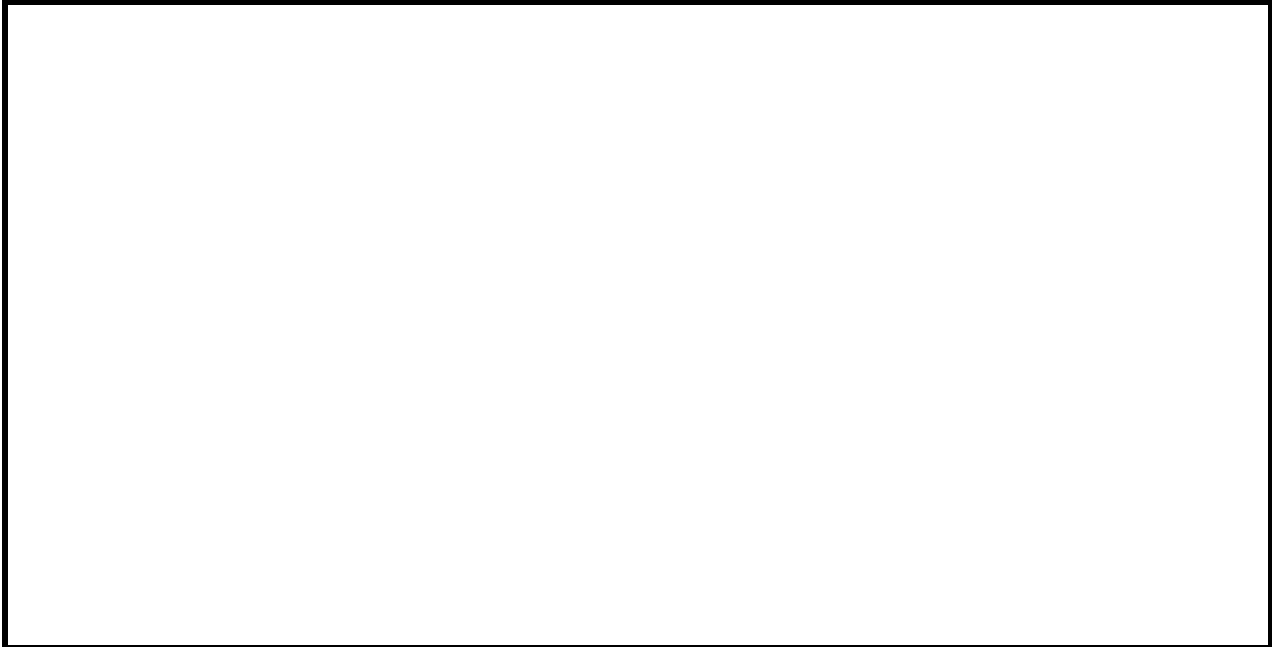


Diagrama de V10, forma Or/And (POS)

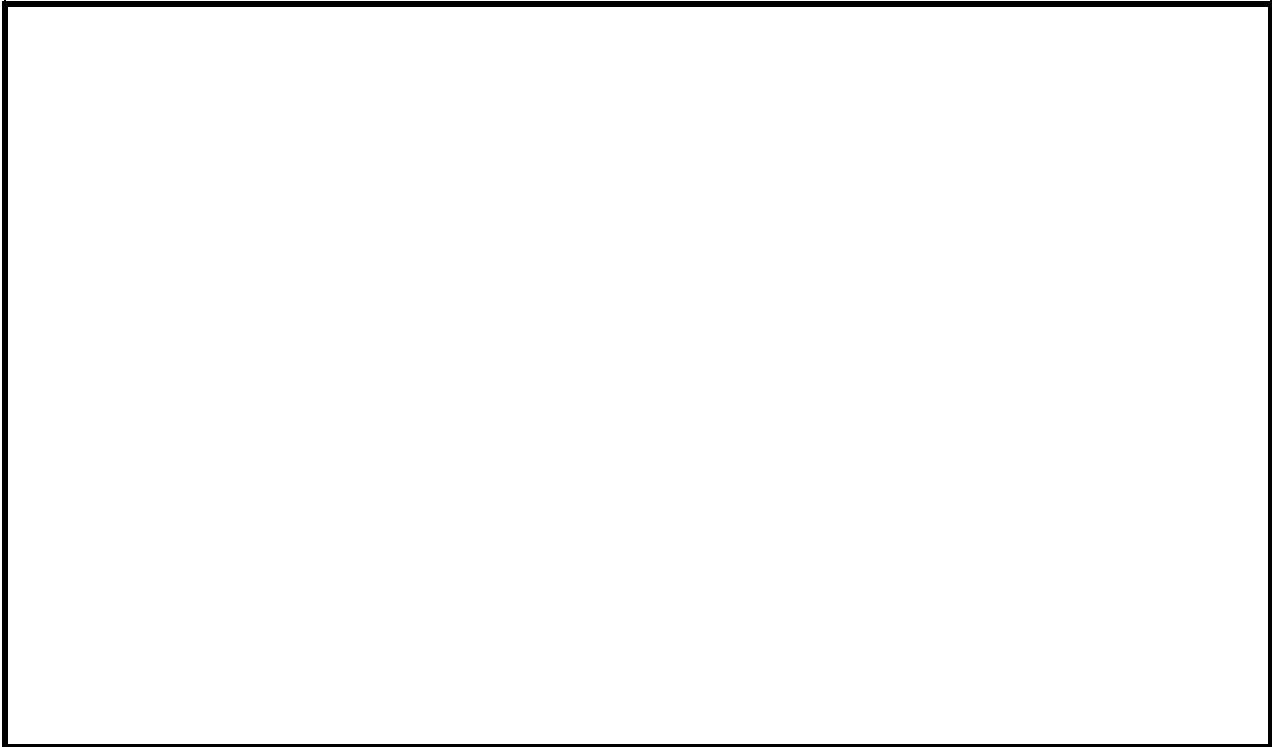


Diagrama de V5, forma And/Or (SOP)

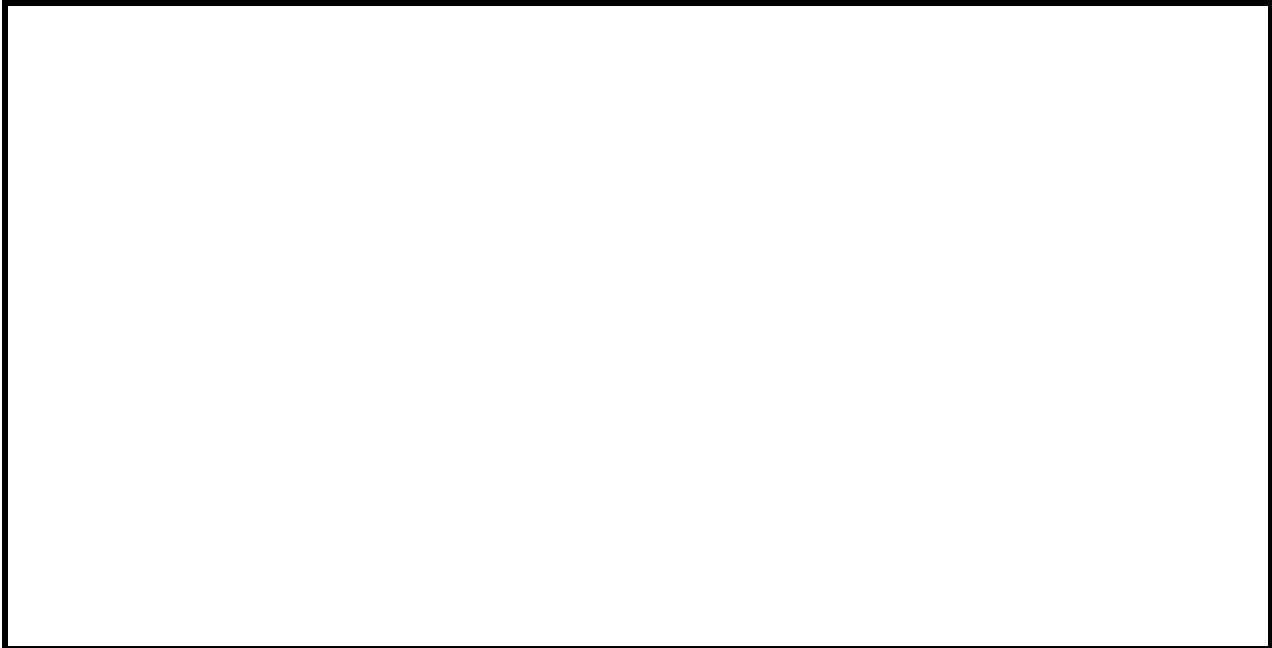
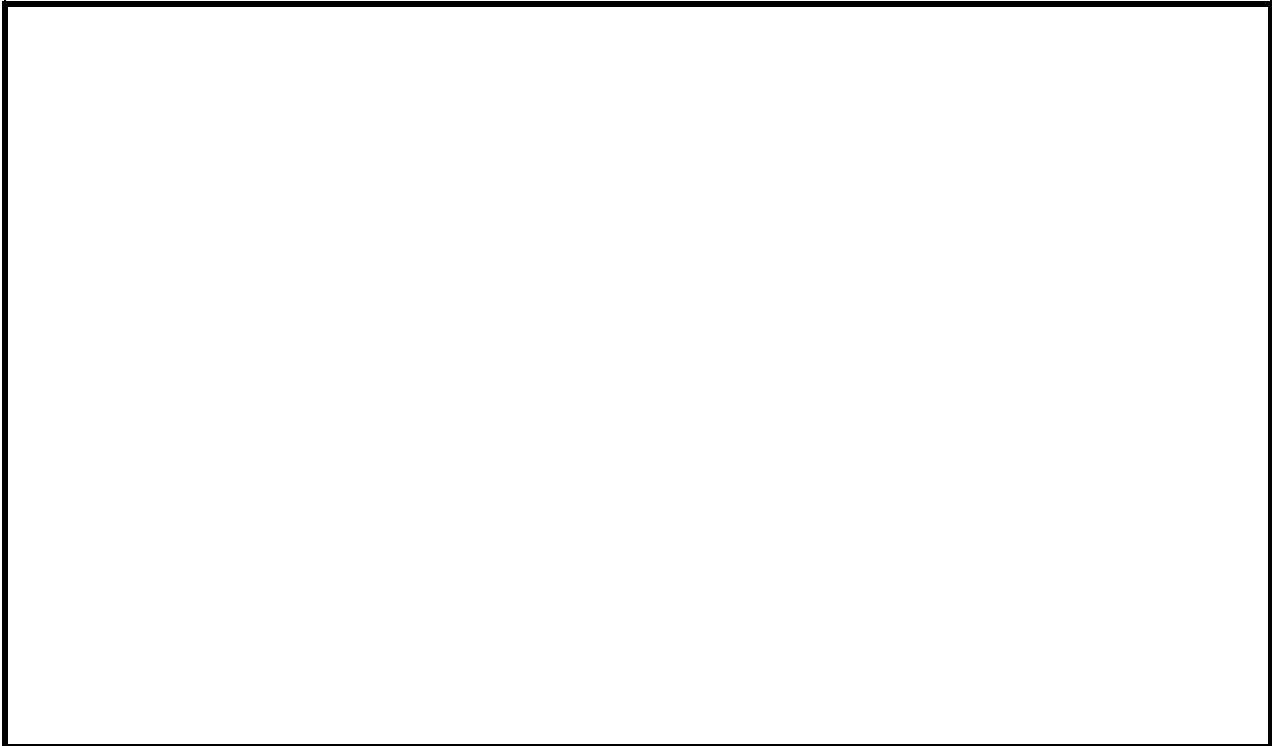


Diagrama de V5, forma Or/And (POS)



Formulario

1.- Sistemas numéricos

Métodos:

$N_{(x)} \rightarrow N_{(10)}$ Multiplicar por la Base y Sumar (para números enteros)

$N_{(x)} \rightarrow N_{(10)}$ Fórmula General (preferentemente para números con decimales)

$N_{(10)} \rightarrow N_{(x)}$ Residuos (para números enteros)

$N_{(10)} \rightarrow N_{(x)}$ Extracción de potencias (preferentemente para números con decimales)

$N_{(2)} \leftrightarrow N_{(8)}$ o $N_{(2)} \leftrightarrow N_{(16)}$ Múltiplo

2.- Algebra Booleana

a). - Identidades

AND	OR
$A A=A$	$A+ A=A$
$A 0 =0$	$A +0 =A$
$A 1 =A$	$A +1 =1$
$A A' =0$	$A + A' =1$

b). - Factorización para la minimización

Se efectúa entre dos **términos semejantes** y cuando **cambia solo una variable** y esta variable se elimina:

$$A B C D + A' B C D = B C D (A + A') = B C D$$

c). - Duplicando un término ya existente $A+A=A$.

$$AB' + AB' + AB' + AB' = AB'$$

d). - Propiedad Distributiva

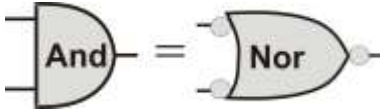
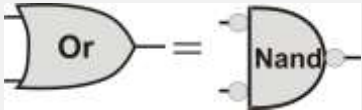
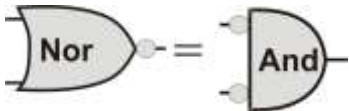
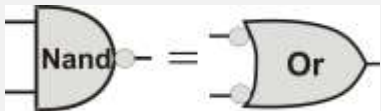
$$X+YZ = (X+Y)(X+Z)$$

$$X(Y+Z) = XY+XZ$$

e). -Teorema del consenso

And/Or	Or/And
$AB+A'C+BC = AB + A'C$	$(A+B)(A'+C)(B+C) = (A+B)(A'+C)$

f). -Teorema de D'Morgan

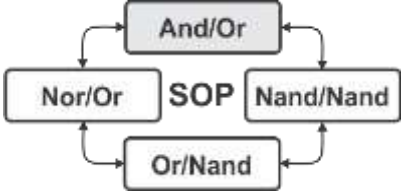

And	$AB = (A' + B)'$		And por Nor negando las entradas
Or	$A+B = (A' B)'$		Or por Nand negando las entradas
Nor	$(A+B)' = A'B'$		Nor por And negando las entradas
Nand	$(A B)' = A' + B'$		Nand por Or negando las entradas

g). - Igualdades del Exor y Exnor

$$A \oplus B = A' B + A B'$$

$$(A \oplus B)' = A' B' + A B$$

h) Las ocho formas estándar

Minitérminos (SOP)		Maxitérminos (POS)	
And/Or		Or/And	
Nand/Nand		Nor/Nor	
Or/Nand		And/Nor	
Nor/Or		Nand/And	

i) Mapas de Karnaugh

Reglas para el uso del Kmap

- 1.- Formar el menor número de grupos
- 2.- Cada grupo lo más grande posible
- 3.- Todos los unos (o ceros) deberán de ser agrupados
- 4.- Un solo uno (o cero) puede formar un grupo
- 5.- Casillas de un grupo pueden formar parte de otro grupo

Grupo = Unos adyacentes enlazados (paralelogramos) en una cantidad igual a una potencia entera de dos, eje. (1, 2, 4, 8,...).

Dos Variables	Tres Variables	Cuatro Variables