**Examen extraordinario**

* Es un examen individual a libro abierto
* Se solicitara la solución e implementación de un Diseño de un sistema Secuencial Síncrono.
* Para su evaluación se requiere de la construcción de un prototipo implementado físicamente en una tablilla de conexiones del diseño propuesto.
* Se debe de utilizar en su implementación un Dispositivo Lógico Programable (PLD como el GAL16V8, GAL20V8 o GAL22V10).
* El programa de aplicación para la realización de la simulación e implementación del diseño es el IspLever de Lattice semiconductor.
* El Lenguaje utilizado para la descripción del comportamiento será ABEL-HDL
* También es necesario elaborar un reporte completo forma impresa en un formato similar a los reportes de los proyectos adicionales.

**Ponderación**

**a).- Diagrama de Transición ( 15 puntos)**

**b). -Tabla de Estado Siguiente ( 20 puntos)**

**c).- El archivo en formato ABEL\_HDL incluyendo la simulación   
 que** deberá de contener las pruebas necesarias para comprobar su funcionamiento **ABL ( 20 puntos)**

**d).- El funcionamiento correcto del diseño en un prototipo mostrado en una tablilla de conexiones ( 45 puntos)**