

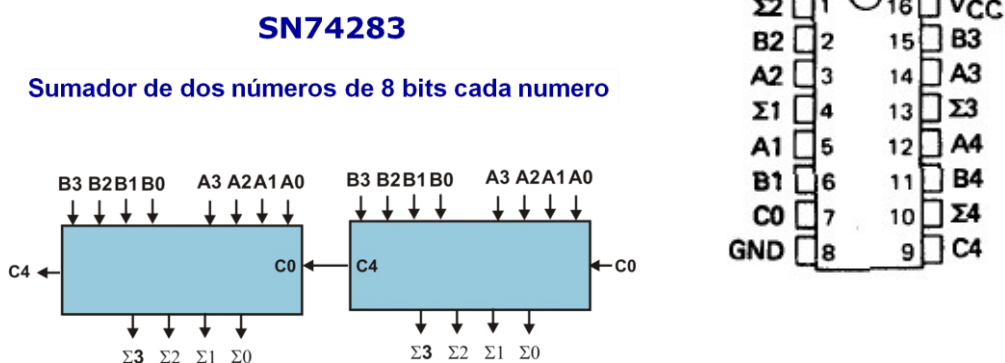
Proyecto Adicional 3

El propósito es el de implementar en cascada dispositivos de función fija (elegir entre el comparador o sumador) auxiliados por la información de la hoja de datos del fabricante.

Primera opción:

Sumar dos números binarios de ocho bits cada uno usando 2 circuitos integrados de función fija SN74283 y conectarlos en cascada.

Tomar en cuenta el consumo de potencia de la fuente ya que son 16 entradas y 9 salidas y se requieren de 25 Led's para ver los valores.



Reporte (lista de Cotejo, Check List)

1	Portada con datos completos.
2	Redacción del problema
3	Material utilizado
4	Diagrama de Bloques (entradas y Salidas)
5	Distribución de terminales (Pin Out)
6	Tabla de función (FUNCTION TABLE)
7	Símbolo lógico (Logic symbol ANSI/IEEE)
8	Los rangos absolutos máximos para operar (Absolute Maximum Rating) ver nota 1
9	Diagrama de conexiones y simulación de PROTEUS
10	Foto del circuito
11	Conclusiones
12	recomendaciones
13	Referencias Bibliográficas

Los puntos 5, 6, 7 y 8 se obtienen de la hoja de datos del fabricante

Nota : Se definen como valores máximos de voltaje, corriente, temperatura, y consumo de energía, que no debe superarse en ningún momento, de lo contrario se puede dañar el dispositivo.

Entregables en Google Classroom

	Descripción	ZIP o RAR	DOC	PROTEUS
PF3	Comparador o sumador	√	√	√