

Para los alumnos de M4 electrónica digital I

Diseñar un Contador Hexadecimal de 4 bits, Ascendente/ descendente con el decodificador de Hexadecimal a 7 segmentos integrado en el mismo PLD.

Que contenga una entrada X de modo que:

Si $X=0$ el conteo sea en forma ascendente.

Si $X=1$ el conteo sea en forma descendente.

Incluir además una entrada adicional de Rst (síncrono) que mande a cero el conteo al oprimirla

