



Reporte (lista de Cotejo, Check List)

1	Portada.
2	Enunciado del Problema (redacción)
3	Diagrama de Transición
4	Tabla de estado siguiente
5	Diagrama de Bloques (entradas y salidas)
6	Archivo en formato ABEL-HDL Module (incluyendo el Test_vectors)..
7	Distribución de terminales (Pin Out)
8	Imagen de la simulación.
9	Simulación en PROTEUS
10	Layout del circuito impreso
11	Foto del circuito implementado y comprobación de su funcionamiento
12	Conclusiones
13	Recomendaciones
14	Referencias bibliográficas

Nota: agregar notas de pie a todas las figuras