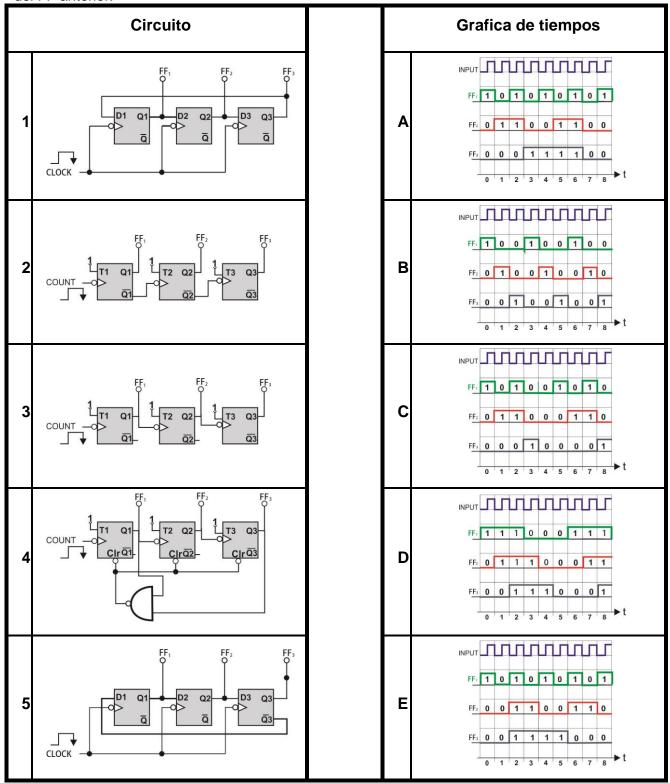
#### **Practica 8**

# Relacione la gráfica correspondiente a cada circuito y describa su aplicación práctica.

- 1.- Todos los circuitos tienen las mismas condiciones iniciales FF1=1, FF2=0, FF3=0.
- 2.- Los Circuitos 1 y 5 son sincrónicos porque los 3 FF's dependen de la misma señal de reloj.
- 3.- Los circuitos 2, 3 y 4 son asincrónicos puesto que el reloj de cada FF depende del valor de la salida del FF anterior.



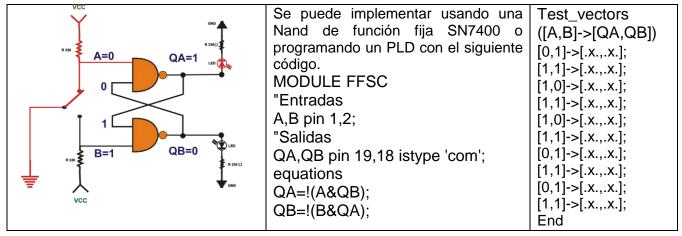
Sistemas Digitales y/o Electrónica Digital I, FIME UANL, M.C. Juan Ángel Garza Garza, Mayo 2013.

### Generadores de pulsos para la sincronía de los Flip Flops.

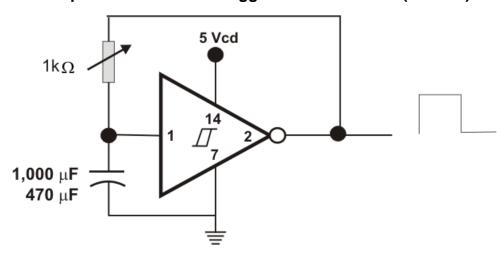
### De las cinco opciones descritas a continuación implementar por lo menos dos.

Nota: Para los alumnos del programa educativo **Ingeniero en Mecatrónica** se solicita la implementación en **circuito impreso o placa pre perforada** (Placa fenólica para proyectos).

## 1.- Eliminador de rebotes con interruptor un tiro dos polos (Flip Flop SC)

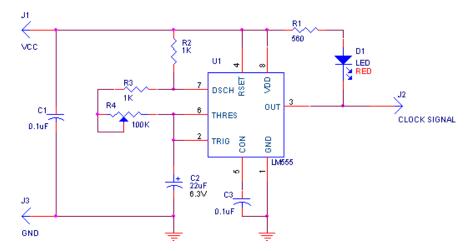


### 2.- Compuerta Not Schmitt Trigger retroalimentada (SN7414)



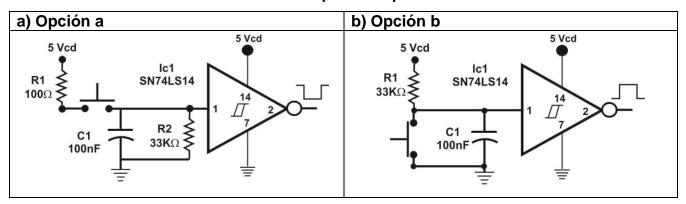
Considerar en esta opción el uso de diferentes capacitores electrolíticos para cubrir un mayor rango de frecuencias se recomiendan probar con algunos de los siguientes valores: 47, 100, 220, 470, 1000, 2200 o 4700 µF (por seguridad que puedan soportar más de 16V), También es recomendable usar un Potenciómetro multivuelta (Trim-Pot) de 1 KOhm y 0,5 Watts de 5 o 10 vueltas para el ajuste fino de la frecuencia del pulso.

### 3.- Multivibrador astable basado en el NE555 (Timer 555)

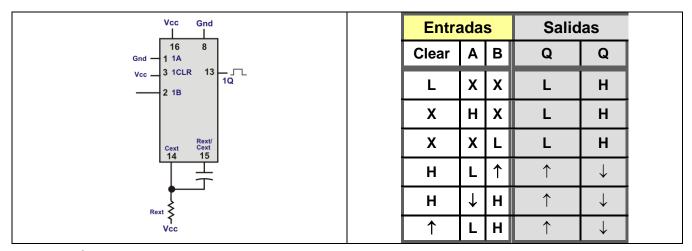


En las opciones 4 y 5 es difícil observar el pulso generado debido a su raipda respuesta.

# 4.- Eliminador de rebotes con botón simple dos opciones



#### 5.- Multivibrador Monoestable usando el circuito SN74221



Esta práctica cuenta como el proyecto adicional 6 de clase.