



Lenguaje de descripción de Hardware HDL

Propósito: Comprensión, análisis, aplicación del Diseño y la simulación de sistemas combinacionales usando como ejercicio el problema 4 propuesto en tu examen de medio curso, mediante el uso de Lenguaje de Descripción de Hardware HDL y su simulación en PROTEUS usando un Dispositivo Lógico Programable PLD.

Instrucciones:

1. Diseñe efectuó la simulación y construya un prototipo del problema 4, usando el código **ABEL-HDL (no captura esquemática)** teniendo como opciones los comandos:
 - a) **Equations** (Ecuaciones o descripción del problema)
 - b) **Truth_Table** (Tabla de Verdad).
2. Efectúe las simulaciones para comprobar los resultados obtenidos por medio de:
 - a) Test Vectors
 - b) PROTEUS

Para la realización de este proyecto formativo se te recomienda consultar los videos siguientes

DC1	https://www.youtube.com/watch?v=HgHd7P8XYRs&t=205s	
DC2	https://www.youtube.com/watch?v=kISqs3H4ADA&t=17s	
DC3	https://www.youtube.com/watch?v=ym4stKMx_5Y&t=6s	

Reporte Proyecto Formativo 6 (lista de Cotejo, Check List)

1	Portada con datos completos.
2	Redacción del problema propuesto
3	El código ABEL-HDL Truth_Table o Ecuaciones , incluyendo el Test_Vectors en el mismo código.
4	Imagen de la simulación Test_vectors
5	Las ecuaciones mínimas del archivo reporte (RPT).
6	La distribución de terminales (Pin Out) del archivo reporte (RPT).
7	Imagen del circuito en PROTEUS (usando como entradas y salidas, botones leds y resistencias)
8	Foto del prototipo
9	Conclusiones
10	Recomendaciones

Subir los archivos entregables a Google classroom, antes de la fecha solicitada

Archivos entregables en Zip o RAR <i>nombre del archivo,</i> hora y numero de lista ejemplo: M1NL1.ZIP	PDF	ABL	JED	Animación	PROTEUS

Presentar el prototipo funcionando por medio de una entrevista y comunicar en forma oral y escrita los procedimientos y resultados obtenidos.

La calidad nunca es un accidente; siempre es el resultado de un esfuerzo de la inteligencia”

JOHN RUSKIN