



¡Bienvenidos al primer día de clases!

Esperamos que estén motivados por este nuevo curso y que sus expectativas de aprendizaje para su formación como futuros ingenieros sean totalmente cumplidas.

Estamos aquí para apoyarlos en su camino hacia el éxito académico y profesional

Juntos vamos a hacer de este un semestre increíble

VIVE LA FIME



unidos
por un
cambio transformador

4 agosto 2025





Visión UANL 2030

**“La Universidad Autónoma de Nuevo León
es en 2030 un referente Internacional por :
su calidad educativa,
inclusión, equidad,
generación y aplicación
innovadora del conocimiento**



Visión UANL 2030

**con un amplio sentido de
responsabilidad social
que contribuye y trasciende
en la transformación
y el bienestar de la sociedad”.**

Misión UANL 2030

**Formar profesionales competentes,
competitivos e innovadores,
socialmente responsables,
con plena conciencia del entorno
regional, nacional y mundial,**



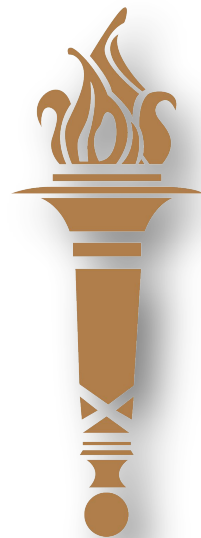
Misión UANL 2030

**con principios y valores,
comprometidos con el desarrollo sustentable,
científico, tecnológico y cultural.**



Misión UANL 2030

Generar contribuciones oportunas, relevantes y trascendentes al avance de la ciencia, la tecnología, la innovación y las humanidades, y a la mejora del nivel de desarrollo humano de la sociedad nuevoleonesa y del país.



La
excelencia
por principio
la **educación**
como instrumento

Por tal razón, el diseño de los cursos de
Electrónica Digital I y Sistemas Digitales
están encaminados a cumplir en la medida que lo permita con los propósitos
de la ***Visión y Misión 2030***.

Además de enfatizar en la formación del estudiante para cumplir
con el perfil deseado en los programas educativos de :

Ingeniero Administrador y de Sistemas

Ingeniero en Tecnologías de Software

Ingeniero en Electrónica y Automatización

Ingeniero en Electrónica y Comunicaciones

Ingeniero en Mecatrónica

Ingeniero Biomédico

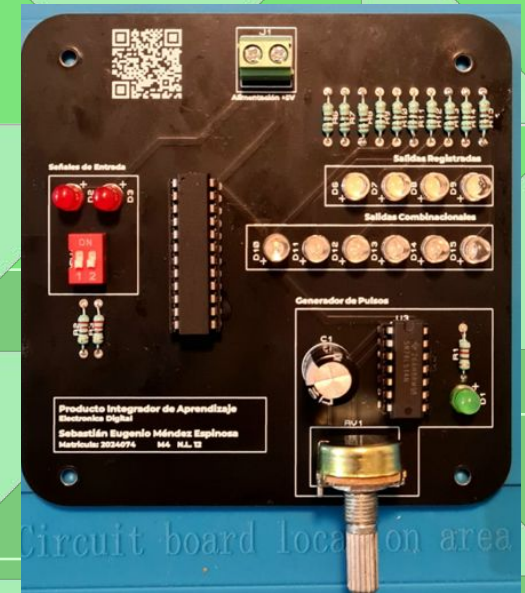
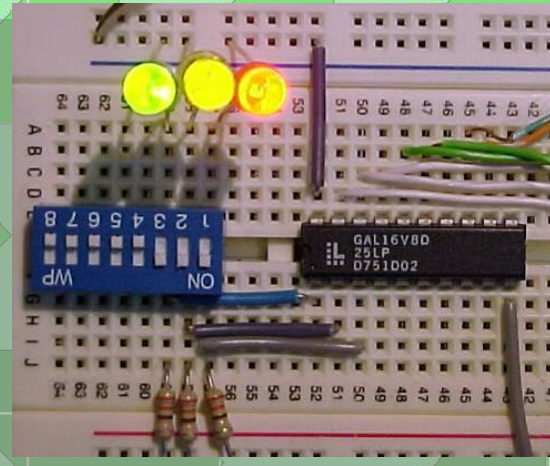
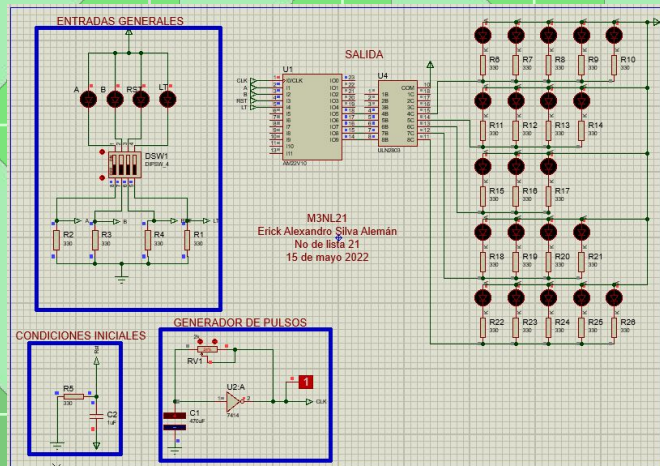
Ingeniero Mecánico Electricista



Competencia

Este curso contribuye a desarrollar la competencia de

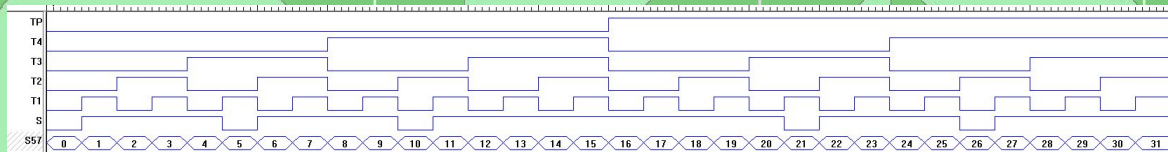
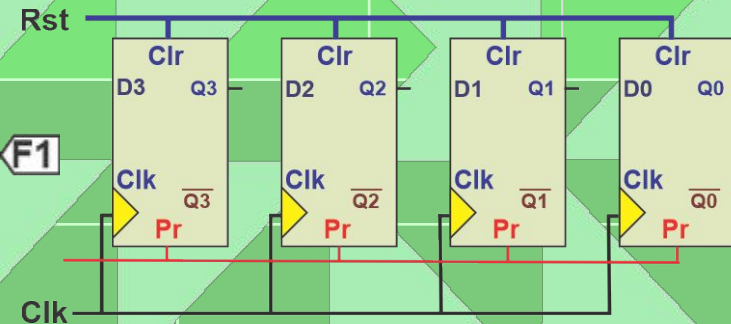
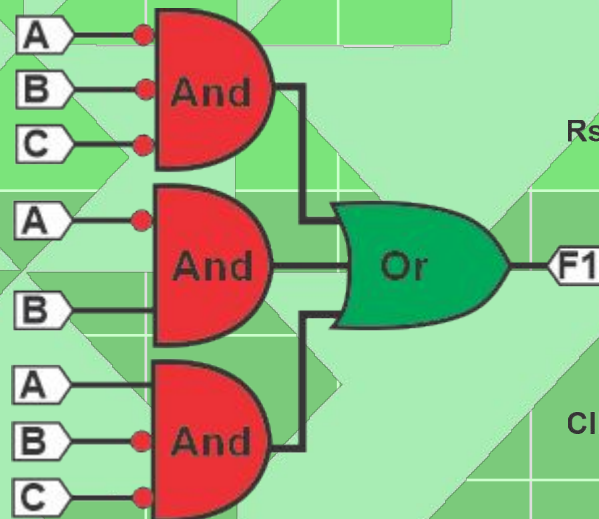
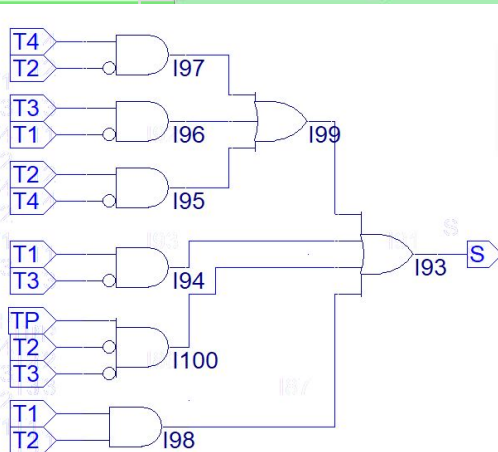
**Diseño, simulación y construcción de prototipos de
Sistemas Electrónicos Digitales Binarios,**



Competencia

Basados en la aplicación de los fundamentos teóricos y prácticos del **Álgebra Booleana**,

$$F1 = A'B'C' + A'B + AB'C'$$



Competencia

Aplicando métodos para el diseño y construcción de prototipos de **Sistemas Combinacionales y Secuenciales Síncronos**,

Método de diseño de sistemas Combinacionales

1.- *Especificar el Sistema*

2.- *Determinar entradas y salidas*

3.- *Construir la Tabla de Verdad*

4.- *Ecuaciones Mínimas*

5.- *Diagrama Esquemático*

6.- *Simulación*

7.- *Construir un Prototipo*

Método de diseño de sistemas Secuenciales

1.- Especificar el sistema (Diagrama de transición)

2.- Determinar la cantidad de Flip Flops

3.- Asignar valores a los estados

4.- Diagrama de Bloque (entradas y salidas)

5.- Construir la tabla de estado siguiente

6.- Codificación en ABEL-HDL

a) Entradas y Salidas

b) Sincronización de los Flip Flops

c) Asignación de valores a los estados

d) definir la secuencia (state_diagram o Truth_table)

7.- Simulación

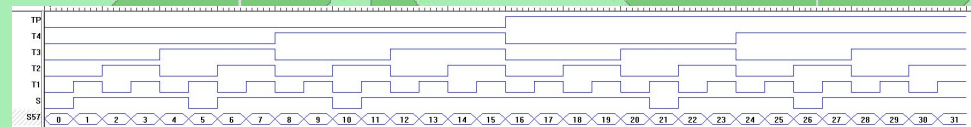
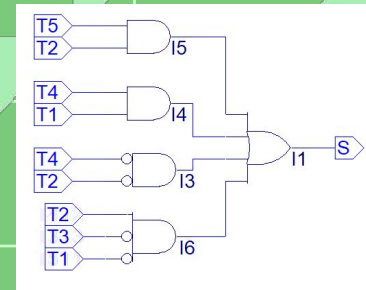
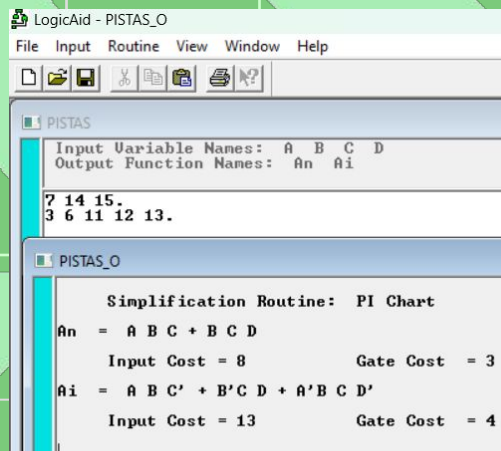
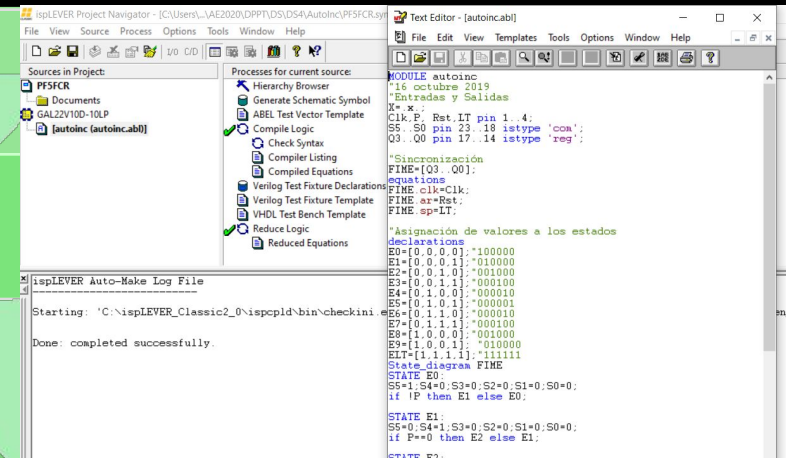
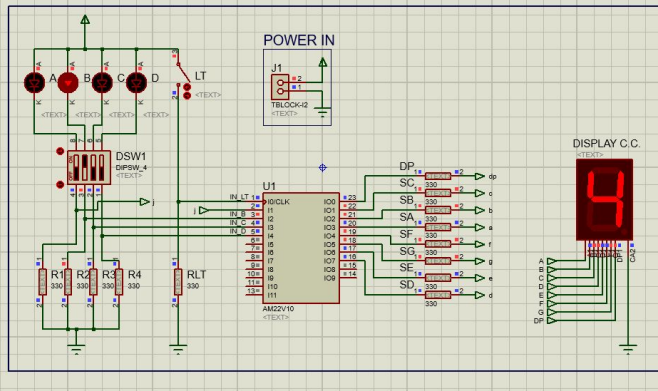
8.- Construir un prototipo

Flujo de Diseño

Competencia

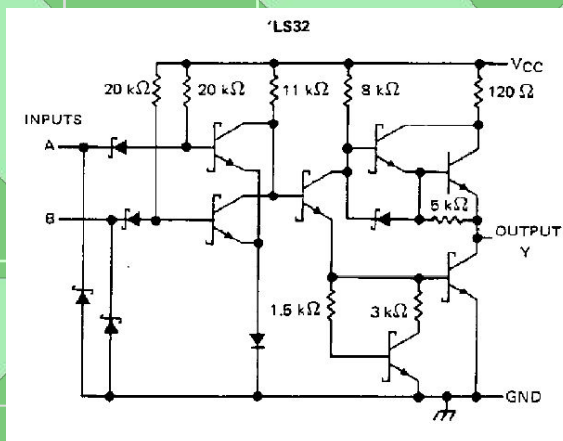
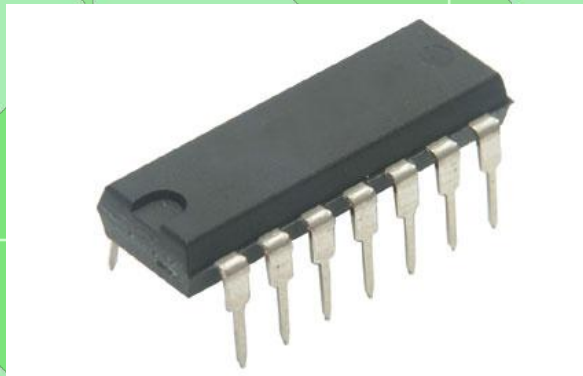
Utilizando herramientas de TI, que nos permitan el diseño y la verificación de su correcto funcionamiento

DISPLAY 7 SEGMENTOS

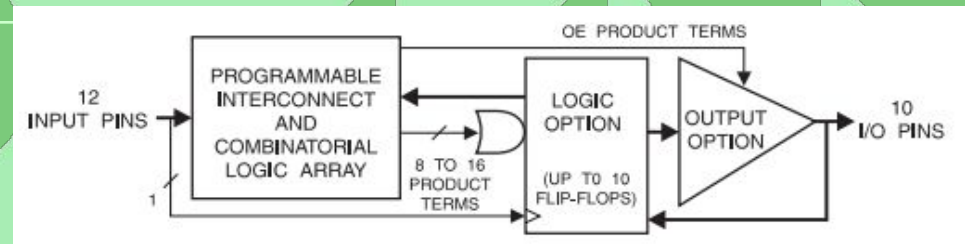
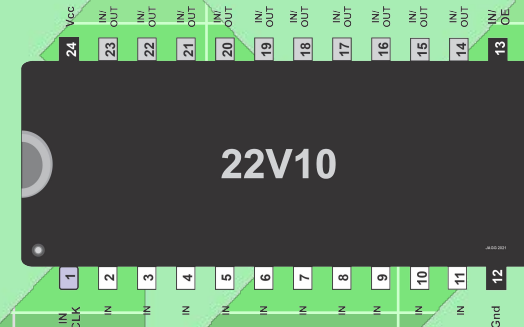


Así como su implementación física con dispositivos de Función fija y Programable

circuitos de función fija



Circuitos Programables PLD's



Competencias Transversales

- **Ser previsor.**

Anticipar necesidades, riesgos y materiales para un diseño efectivo.

- **Capacidad para organizar y planificar.**

Gestionar tiempos, recursos y procesos de forma ordenada.

- **Trabajo individual.**

Desarrollar la responsabilidad personal y la autonomía en cada fase del proyecto.

- **Aprendizaje Autónomo.**

Investigar, estudiar y resolver dudas por iniciativa propia.

- **Aplicar métodos para el diseño.**

Usar técnicas sistemáticas para crear soluciones funcionales.

- **Simular los diseños antes de construirlos.**

Validar virtualmente el comportamiento antes del prototipo físico.



- **Método para detectar y corregir fallas.**

Localizar errores y aplicar estrategias de mejora en los circuitos.

- **Aplicar los conocimientos a la práctica.**

Traducir la teoría a soluciones reales, funcionales y probadas.

- **Trabajo colaborativo.**

Cooperar en equipo para integrar habilidades diversas.

- **Documentar adecuadamente los diseños para una buena comunicación oral y escrita de los resultados obtenidos.**

Registrar el proceso de diseño, comunicar avances y justificar decisiones técnicas de forma clara



Es importante la reflexión del alumno respecto de sus propios procesos de conocimiento, que constituye uno de los aspectos fundamentales para desarrollar la capacidad de aprender por cuenta propia. Dra. Marisa Martín

Dispositivos Digitales, clasificación

Microprocesador, Microcontrolador, S E

Le dices que hacer

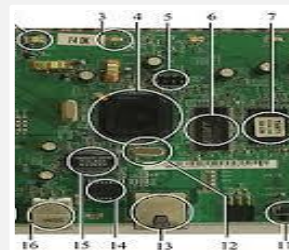
Está definido por su Programación



Microprocesador



Microcontrolador



**Sistemas
Embebidos**

estructura fija

*lenguajes de programación
de bajo nivel o ensamblador,*

instrucciones directamente
comprensibles por el
microprocesador.

También lenguajes de
programación de alto nivel, como
C++, Java, Python, entre otros,.

Estos lenguajes de alto nivel se
traducen en un lenguaje de bajo
nivel (código máquina o lenguaje
ensamblador) mediante
compiladores o intérpretes antes de
ser ejecutados por el

Dispositivos Digitales, clasificación

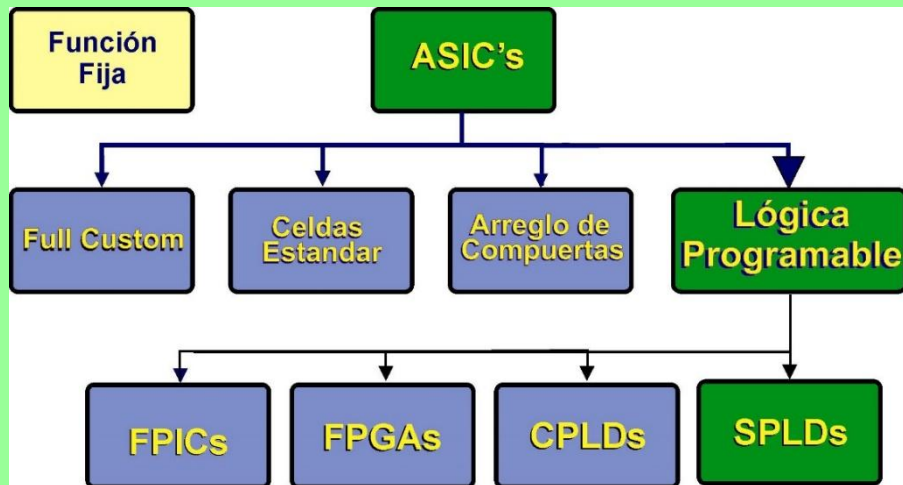
PLD, CPLD's, FPGA's, PLC

Le dices como ser

Está definido por su estructura

ASIC's

Circuitos integrados de aplicación específica



PLD

Dispositivos Lógicos Programables

son componentes electrónicos que permiten configurar su funcionamiento y conectividad interna para realizar tareas específicas.

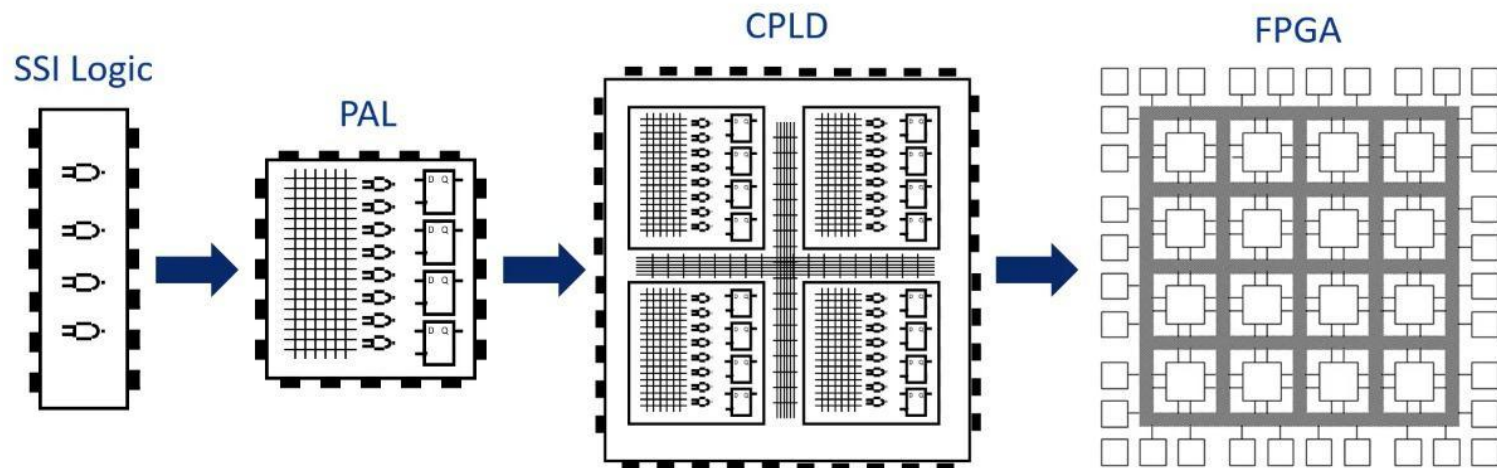
Estos dispositivos se pueden programar:

Captura esquemática

Lenguaje de descripción de hardware (HDL).

Lógica Programable, clasificación

Summary



Dispositivos Digitales, clasificación

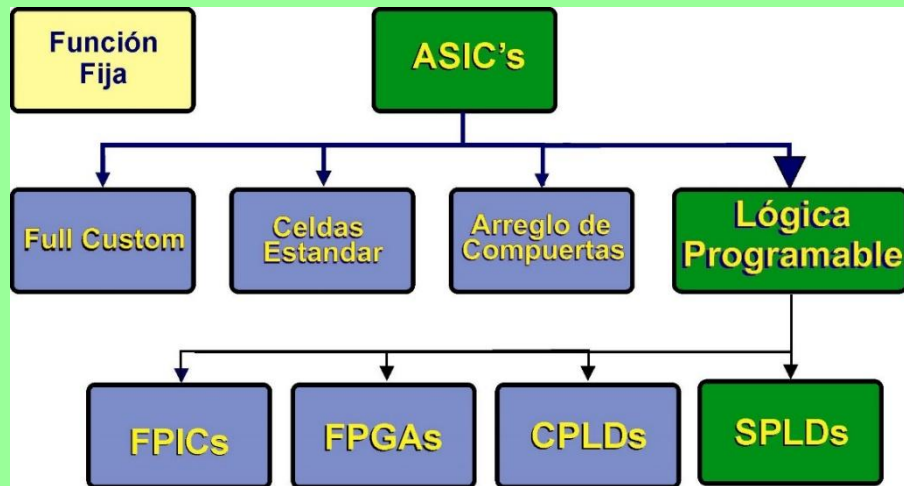
PLD, CPLD's, FPGA's, PLC

Le dices como ser

definido por su estructura

ASIC's

Circuitos integrados de aplicación específica



Microprocesador, Microcontrolador, S E

Le dices que hacer

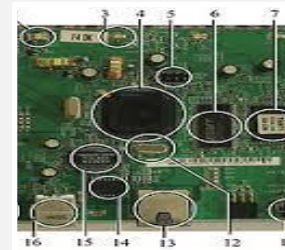
definido por su Programación



Microprocesador



Microcontrolador



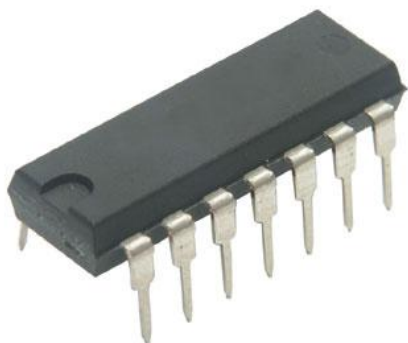
Sistemas Embebidos

Llevar los diseños a la práctica

- Dispositivos Lógicos Programables (PLD).
- Programas de Captura Esquemática.
- Lenguajes de Descripción de Hardware (HDL).



Además de los tradicionales
circuitos de función fija



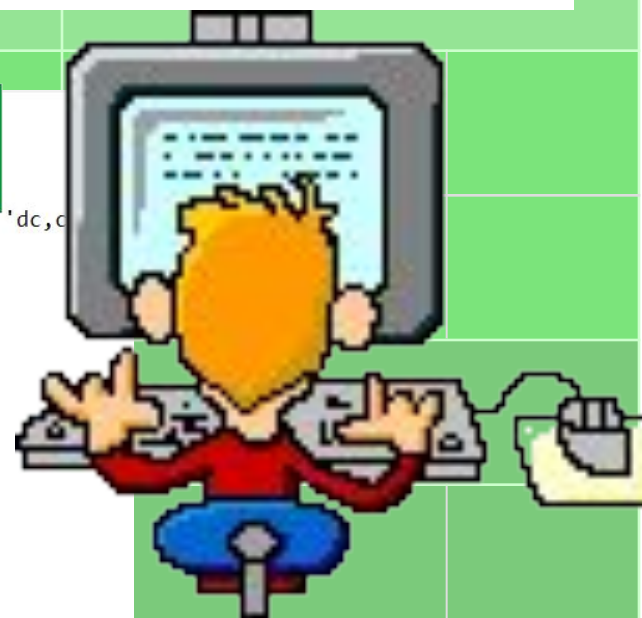
ay
2018

in 1..5,13];
g,dp pin 121,20,19,18,17;
verdad para Cátodo Común

```
([LT,A,B,C,D ]->[a,b,c,d,e,f,g,dp])  
[0,0,0,0,0]->[1,1,1,1,1,0,0];  
[0,0,0,0,1]->[0,1,1,0,0,0,0];  
[0,0,0,1,0]->[1,1,0,1,0,1,0];  
[0,0,0,1,1]->[1,1,1,1,0,0,1];  
[0,0,1,0,0]->[0,1,1,0,0,1,1];  
[0,0,1,0,1]->[1,0,1,1,0,1,1];  
[0,0,1,1,0]->[0,0,1,1,1,1,1];  
[0,0,1,1,1]->[1,1,1,0,0,0,0];  
[0,1,0,0,0]->[1,1,1,1,1,1,1];  
[0,1,0,0,1]->[1,1,1,1,0,1,1];  
[0,1,0,1,0]->[0,1,1,1,1,1,0];  
[0,1,0,1,1]->[1,1,1,0,1,1,1];  
[0,1,1,0,0]->[1,1,1,0,1,1,0];  
[0,1,1,0,1]->[0,0,0,1,1,1,0];  
[0,1,1,1,0]->[1,0,0,1,1,1,1];  
[0,1,1,1,1]->[0,1,1,0,1,1,1];  
[1,X,X,X,X]->[1,1,1,1,1,1,1];  
END
```

101 0001011

HDL



Software para construir
Hardware

Contenidos Temáticos

Álgebra Booleana

I.- Introducción a los Sistemas Digitales

II.- Sistemas Numéricos

III.- Álgebra Booleana

IV.- Minimización de Funciones Booleanas.

Examen de
Medio Termino
Actividad
Fundamental 2

Contenidos Temáticos

El examen de Medio Curso será en forma presencial el día programado, en la sala 2-300 y habrá dos horarios 7:00 A. M. y 9:30 A. M, dependiendo de tu número de lista.

En el examen puedes usar tu computadora personal con los programas necesarios incluyendo LogicAID e Isplever Classic. o utilizar una de las que están disponibles en la sala.

Álgebra Booleana

ENIT 03 31-01 Coordinación de Administración y Sistemas IT 8-ACM 03-R02

Examen de medio término
Sistemas Digitales
Academia de Arquitectura de Computadoras y Redes

Hora	NL	Matricula	Nombre	Fecha

Instrucciones:

- Lea cuidadosamente este examen y anexe a este documento las hojas de respuestas indicando el procedimiento efectuado y su solución encerrándola en un rectángulo.
- Mantenga encendida su cámara durante el examen, (solo en el caso de examen en línea).
- Confirme los resultados obtenidos, el procedimiento sin los resultados correctos carece de valor.
- Concéntrese en su examen, tiene 2 horas 15 minutos para resolverlo.

Nota: se anexa formulario en este documento.

- Al finalizar su examen digitalice las hojas de respuestas y envíelas al archivo PDF de este examen, y envíelas en formato PDF junto con los archivos entregables solicitados a la plataforma Google Classroom, en la sección correspondiente a examen de medio curso, en un solo archivo comprimido con el nombre de la hora y número de lista ejemplo M1N1.2.zip.
- Las respuestas enviadas después de haber concluido el tiempo programado para este examen no serán evaluadas.
- En caso necesario se le agendará una entrevista con el profesor, para efectuar la revisión de los procedimientos efectuados y resultados obtenidos.

1.- Efectué las siguientes conversiones entre sistemas numéricos de notación posicional
 $312_{(10)} = N_{(15)} = N_{(8)} = N_{(16)}$ (8 Puntos)

2.- Obtenga la tabla de verdad y la ecuación mínima en la forma And/Or de la siguiente ecuación:
 $F(A, B, C, D) = (A' \cdot D)' \cdot (A + B + C') \cdot (A + C')$ (20 Puntos)

3.- Obtenga la mínima expresión en la forma And/Or, de la siguiente función Booleana por el método de Manipulación Algebraica, indicando cada uno de los pasos del procedimiento efectuado:
 $F(X, Y, Z) = X' + (Z' + Y)' + (X + Z)' + X + (X' + Y)'$ (20 Puntos)

Un sistema de suministro de sustancias para la producción de artefactos de plástico consta de 1 tanque principal TP y 4 tanques secundarios T4, T3, T2 y T1, distribuidos como lo muestra la figura.

Cada uno de los tanques contiene un sistema de detección de nivel que consta de dos sensores, cuya salida con valor igual a 1 indica que están igual al nivel superior o por encima (lleno) y el valor de 0 cuando el nivel está por debajo del nivel inferior (vacío).

Diseñe y efectúe la simulación de un sistema digital binario que contenga una salida S que tome el valor de cero, en los siguientes casos:

- Cuando todos los tanques estén vacíos.
- Cuando solo dos tanques secundarios contiguos estén llenos sin importar el estado del principal.

Para el diseño obtenga:

- Diagrama de Bloques (4 Puntos).
- La Tabla de Verdad (20 Puntos).
- Las ecuaciones mínimas And/Or (SOP) y Or/And (POS) (LogicAid) (5 Puntos).
- Imagen del Diagrama Esquemático (Schematic, tap lever classic) de la ecuación con menor cantidad de entradas y menor número de compuertas del inciso anterior. (15 puntos).
- Imagen de la Simulación (Test Vectors tap lever classic) (5 puntos).
- Obtenga el diagrama y la ecuación de la función mínima en la forma And/Nor. (5 Puntos).

"El éxito depende de la preparación previa, y sin ella seguro que llega el fracaso"
Confucio



PF2	Sistemas Numéricos
AF1	Actividad Fundamental 1
	Minimización de funciones booleanas
PF4	Guía de medio curso

Contenidos Temáticos

Diseño de sistemas Combinacionales y Secuenciales Síncronos

V.- Diseño Combinacional.

VI.- Flip-Flops.

VII.- Diseño Secuencial

Contenidos Temáticos

El Producto Integrador de aprendizaje es el diseño y simulación de un sistema secuencial síncrono

Actividad Fundamental 5

MODULE PLAMPARA

"14 DE noviembre del 2019

"Proyecto Final

"Lampara secuencial

"ENTRADAS

CLK,RST, LT, X PIN 1..4;

"SALIDAS REGISTRADAS

N6, N5, N4, N3, N2, N1 PIN 23..18 ISTYPE 'dc,reg';

"SINCRONIZACION

LEO=[N6, N5, N4, N3, N2, N1];

EQUATIONS

LEO.clk=CLK;

DECLARATIONS

E0= [0, 0, 0, 0, 0, 0]; "

E3= [0, 0, 0, 0, 1, 1]; "T0

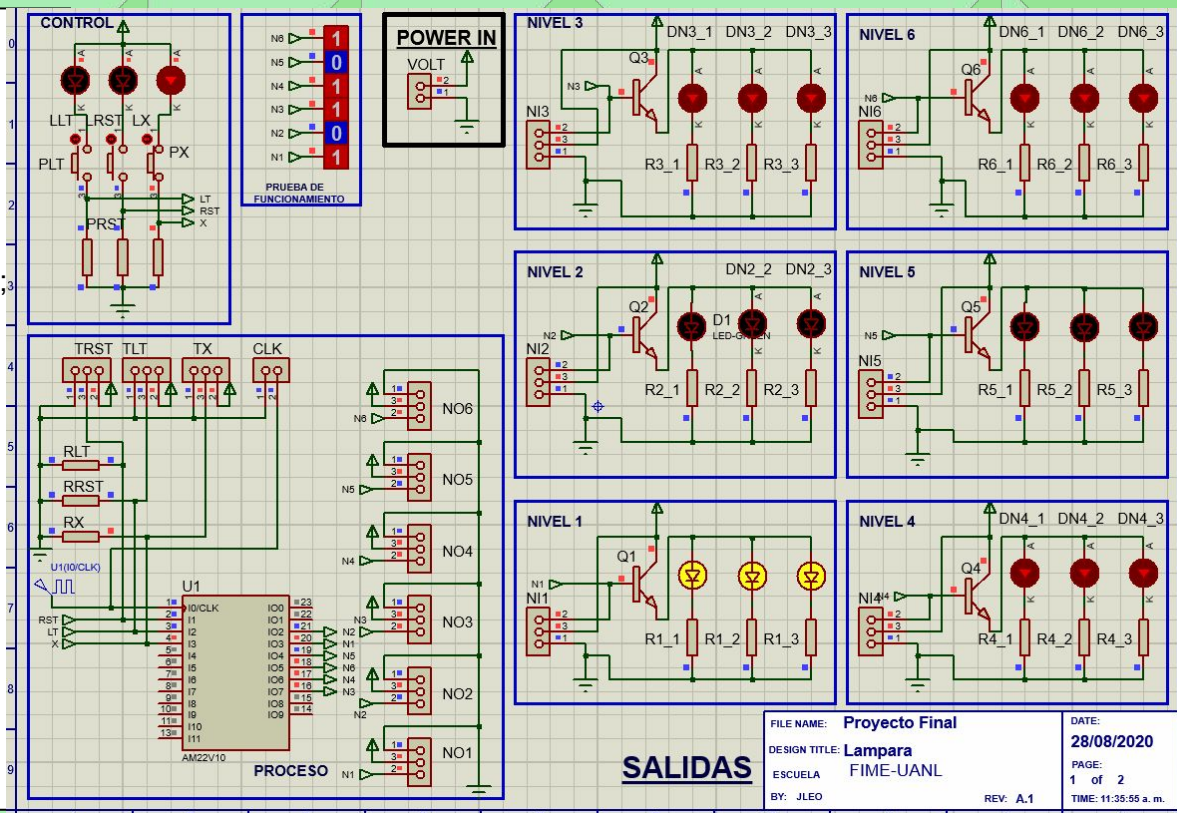
E5= [0, 0, 0, 1, 0, 1]; "T1

E6= [0, 0, 0, 1, 1, 0]; "T2

STATE_DIAGRAM LEO

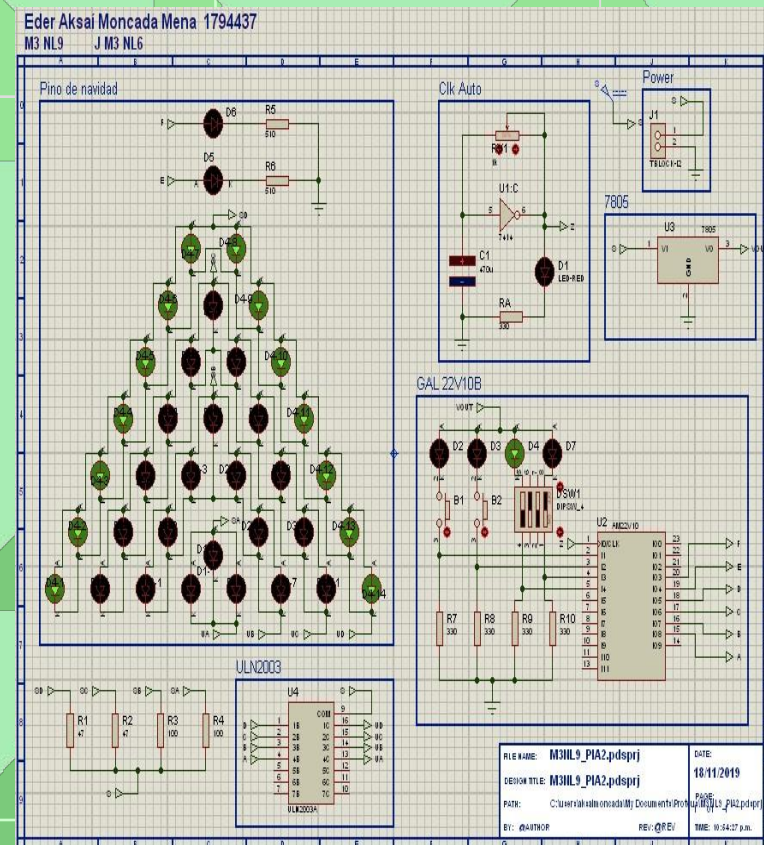
STATE E3:

IF !RST&!LT&X THEN E5 else IF !RST&!LT&X
THEN E58 else IF !RST< THEN E63 else E3;



Criterios y Mecanismos para la Calificación , Acreditación y Evaluación.

- Evaluación de medio curso (AF2)
- Proyectos Formativos (10)
- Actividades Fundamentales (5)
- Proyecto Final (PIA, AF5)



Ponderación

La calificación final estará compuesta de la siguiente manera

Examen de Medio Termin 20 %

Actividades y Proyectos 40 %

Proyecto Final (PIA) 40 %

Total **100 %**

60 %

Estrategia de evaluación

Unidades Temáticas

**Álgebra
Booleana**

**Proyectos formativos
10%**

**Examen de medio término
20%**

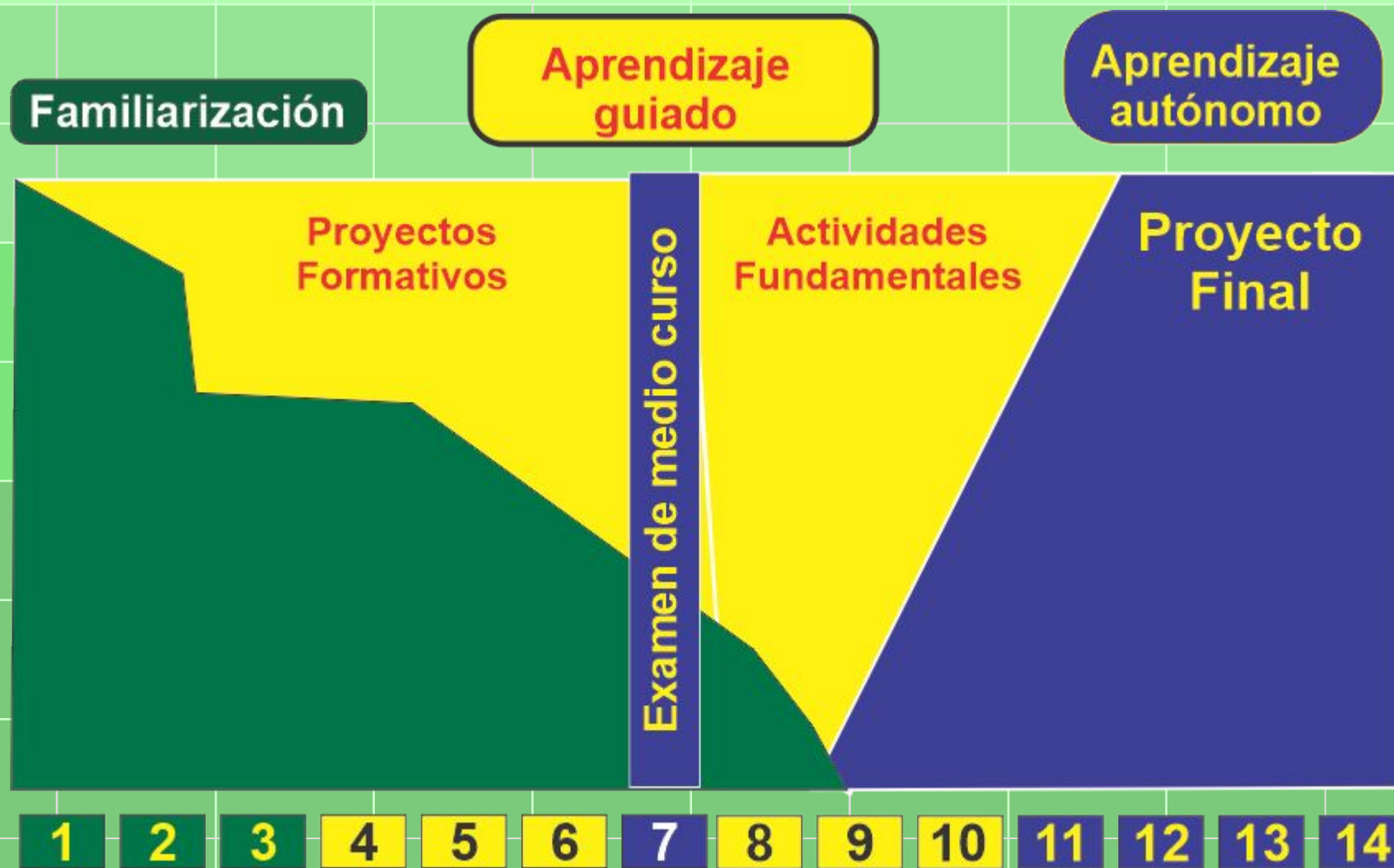
**Diseño
Combinacional**

**Diseño
Secuencial**

**Actividades
Fundamentales
30%**

**PIA
Proyecto
Final
40%**

Etapas



Proyectos Formativos

CC	Carta Compromiso	
Sistemas Digitales		
PF2	Sistemas Numéricos	
Algebra Booleana		
PF4	Minimización de funciones booleanas	
Guía para la Evaluación de medio curso		
PF6	Solución del examen	
HDL y Simulación		
PF8	Multiplexor	5
Flip Flops		
PF10	Pulsos de sincronía	5

Proyectos Formativos

son fundamentales en el aprendizaje, ya que permiten desarrollar ***las competencias previstas*** y prepararse para su evaluación a través de las ***Actividades Fundamentales***.

Para tener éxito en ellos, es esencial:

- **Cumplir en tiempo y forma**, que constituyen la base teórica y práctica necesaria.
- **Evidenciar las competencias logradas** mediante la aplicación de conceptos y la resolución de problemas reales.
- **Prepararse adecuadamente** para enfrentar evaluaciones formales de manera efectiva.

Actividades de aprendizaje consideradas para la aplicación del artículo 83.

1	Diseño y simulación de un S C	AF1	10
2	Examen de Medio Curso	AF2	20
3	Diseño Combinacional	AF3	10
4	Diseño Secuencial Síncrono	AF4	10
5	Proyecto Final (Secuencial síncrono)	PIA	40

Artículo 85 , Reglamento para la Admisión, Permanencia y Egreso de los Alumnos de la UANL.

El estudiante que no apruebe la primera oportunidad solo podrá participar en el proceso de evaluación de segunda oportunidad si cumple con al menos el 70% de las actividades establecidas en el programa analítico de la unidad de aprendizaje correspondiente, en caso contrario se asentará en la minuta de segunda oportunidad las siglas NC, que significa no cumplió.

Aclaración Importante sobre la Evaluación de Actividades y Proyectos Formativos

Con el objetivo de mantener claridad en el proceso de evaluación, les recordamos que

Subir las evidencias de una actividad o proyecto formativo a la plataforma Google Classroom no garantiza automáticamente que esta sea tomada en cuenta para su evaluación ni para la aplicación del *Artículo 85* .

Aclaración Importante sobre la Evaluación de Actividades y Proyectos Formativos

Es imprescindible cumplir con los siguientes pasos:

1. Revisión y Calificación:

Una vez que hayan subido la evidencia, deben esperar a que esta sea revisada y calificada por los becarios o el docente.

Solo después de recibir la calificación, la actividad se considerará como evaluada.

Aclaración Importante sobre la Evaluación de Actividades y Proyectos Formativos

2. Correcciones:

En caso de que su evidencia no cumpla con los criterios establecidos o tenga observaciones, deberán realizar las correcciones indicadas y ***volver a enviarla*** dentro del plazo establecido para que sea considerada en la evaluación.

Aclaración Importante sobre la Evaluación de Actividades y Proyectos Formativos

3 Cumplimiento de Requisitos:

Asegúrense de leer cuidadosamente las instrucciones y los criterios de evaluación de cada actividad para evitar observaciones y ***garantizar que su trabajo cumple con lo solicitado desde el primer envío.***

Aclaración Importante sobre la Evaluación de Actividades y Proyectos Formativos

4 Resolución de Dudas:

Si tienen alguna duda o necesitan aclaraciones acerca de lo solicitado,

comuníquense a la brevedad con los becarios o el profesor

para cumplir en tiempo y forma con lo solicitado.

Recuerden que este proceso forma parte de su aprendizaje y contribuye al desarrollo de las competencias necesarias para cumplir con el

perfil profesional de un ingeniero.

Este procedimiento asegura que su trabajo refleje adecuadamente su esfuerzo y aprendizaje, además de fomentar una mejora continua en sus entregas.

Cumplir significa llevar a efecto el proceso de aprendizaje

1	Entregó la actividad mal hecha o incompleta y se efectuaron las correcciones solicitadas en tiempo y forma	Cumplió	1
2	Presentó el examen todo estaba mal y saco cero Y realizó posteriormente las correcciones solicitadas y entrego de nuevo el examen resuelto correctamente	Cumplió	1
3	El proyecto Integrador de Aprendizaje está incompleto o no funciona	Cumplió	1
4	No entrego la actividad	No cumplió	0
5	Entrego la pura portada	No cumplió	0
6	La actividad es una copia y también se penaliza a la persona que prestó el original	No cumplió	0
7	Entrego el examen en blanco (solo puso el nombre)	No cumplió	0
8	Se le sorprendió copiando en el examen	No cumplió	0
9	No se presentó el día de la actividad dentro del aula	No cumplió	0
10	No entrego el proyecto	No cumplió	0

Datos del maestro

M.C. Juan Angel Garza Garza

Licenciatura

Ingeniero Mecánico Electricista FIME UANL generación 1972-1977

Especialización Técnica:

Servicios a la Instrumentación. Servicios Centrales de Instrumentación y Laboratorios SECIL A.C. México D. F. Beca CONACYT y ANUIES en Septiembre de 1978 - Agosto de 1979

Posgrado:

Maestría en Ciencias de la Ingeniería Eléctrica FIME UANL

Tesis: Diseño Digital Programable (Julio de 1998)

Profesor de licenciatura desde 1977 (48 años) y posgrado desde 1998

Secretario de Tecnología Educativa

Premio TECNOS educativo 2001

Premio Nacional de Material didáctico 2001

Reconocimiento Nacional al Mérito Académico 2005

Asociación Nacional de Facultades y Escuelas de Ingeniería
ANFEI 24 de junio de 2005

Reconocimiento a la trayectoria profesional

Colegio de Ingenieros Mecánicos, Electricistas y Electrónicos de
Nuevo León A. C.
el 2 de julio de 2011.

Profesor Emérito de la UANL

Agosto 2017.



UANL



Horario de clases, laboratorio y estancia del maestro

	Lunes	Martes	Miércoles	Jueves	Viernes
M1	Sistemas Digitales Gpo 001	Lab E. Digital I	Sistemas Digitales Gpo 001	Lab E. Digital I	Sistemas Digitales Gpo 001,
M2	Electrónica Digital 1 Gpo 002		Electrónica Digital 1 Gpo 002		Electrónica Digital 1 Gpo 002
M3	Electrónica Digital 1 Gpo 003	Lab E. Digital I	Electrónica Digital 1 Gpo 003	Lab E. Digital I	Electrónica Digital 1 Gpo 003
M4	Electrónica Digital 1 Gpo 001		Electrónica Digital 1 Gpo 001		Electrónica Digital 1 Gpo 001
M5	Estancia en la Secretaria de Tecnología Educativa Aulas 2, Tercer Piso 2-300				
M6					
V1					
V2					
V3					

Correo Electrónico

Juan.garzagza@uanl.edu.mx

Google Classroom



M1



Sistemas Digitales M1

Usuario = Primer nombre y Primer apellido

Google Classroom



M2



Electrónica Digital M2

Usuario = Primer nombre y Primer apellido

Google Classroom



M3



Electrónica Digital M3

Usuario = Primer nombre y Primer apellido

Google Classroom



M4



Electrónica Digital M4

Usuario = Primer nombre y Primer apellido

Instalación de Software

Este jueves 7 de Agosto

de 7:15 a 10:20 a.m.

(M1 a M4)

ofreceremos asesorías para la
instalación de:

IspLEVER CLASSIC

PROTEUS

LogicAid

No olvides traer tu computadora.

Primera actividad



Universidad Autónoma de Nuevo León
Facultad de Ingeniería Mecánica y Eléctrica
Cuestionario Diagnóstico



Instrucciones: Responder la siguiente encuesta diagnostica subir el documento en **formato PDF a Google Classroom antes de la fecha límite mencionada en la hoja de control**, respetando el nombre indicado en la hoja de control MXNLY. Donde Y=Número de lista y X= Hora clase

Clase Electrónica Digital 1 Hora M3 Programa Educativo [Haga clic aquí e ingrese su carrera.](#)

Nombre: [Haga clic aquí e ingrese su NOMBRE COMPLETO.](#) **No. Lista** [ingrese su # de lista.](#)

Lugar de nacimiento: Haga clic aquí para escribir texto.

Preparatoria de procedencia: Haga clic aquí para escribir texto.

Vives con tus padres: Seleccione un elemento.

Trabaja Actualmente: Seleccione un elemento., en donde: Haga clic aquí para escribir texto.

Tienes Beca Seleccione un elemento.

Correo electrónico universitario: Haga clic para escribir texto. @uanl.edu.mx

MAC ADDRESS Haga clic aquí para escribir texto.

Nota: Antes de colocar su MAC ADDRESS consulte el video https://youtu.be/9_omP0_Z4Ho?t=144

Imagen: Ingrese una imagen con las MAC obtenidas del cmd



Correo electrónico alternativo: Haga clic aquí para escribir texto. de preferencia Gmail.

Domina otro idioma especifique cual: Haga clic aquí.

Habla: Haga clic aquí. % **Lee:** Haga clic aquí. % **Escribe:** Haga clic aquí. %

¿Cuenta con laptop? Sí o No.

Has cursado alguna materia similar o conoces sobre el tema: Haga clic aquí para escribir texto.

Tipos de lectura que acostumbras: Haga clic aquí para escribir texto.

Cuáles son tus pasatiempos favoritos: Haga clic aquí para escribir texto.

18 julio 2021

M.C. Juan Angel Garza Garza

**Llenarla y entregar a más tardar el
Miércoles 6 de agosto en formato
digital (PDF) enviado a Google
Classroom**

**Se previsor, si puedes
entrégala hoy mismo**

Carta Compromiso de Integridad Académica



FACULTAD DE INGENIERÍA MECÁNICA Y ELÉCTRICA

Compromiso de Integridad Académica

La Facultad de Ingeniería Mecánica y Eléctrica de la UANL se esfuerza por ser un referente de excelencia y un modelo de conducta intelectual y virtud humana.

Buscamos que nuestros egresados se destaquen por su competencia profesional, su capacidad para servir a la sociedad de manera responsable, su sentido de solidaridad y su actuación ética en el ámbito laboral.

Como miembro de esta Facultad, me comprometo fervientemente a cumplir con sus valores. Específicamente, asumo el compromiso de ser *respetuoso, honesto, justo y responsable* en todas mis acciones.

Me comprometo a buscar la *integridad académica* en todo mi trabajo intelectual y a mantener la verdad como principio fundamental en mi comportamiento como estudiante.

Comprendo que cualquier forma de deshonestidad académica, como *copiar en evaluaciones, utilizar el trabajo de otros como propio, compartir información durante exámenes, comprar o vender un trabajo elaborado por alguien más para cumplir con una responsabilidad* y cualquier otra violación a la integridad académica, constituye una conducta inaceptable y está sujeta a las sanciones establecidas en nuestro Reglamento.

Toda transgresión a la integridad académica afecta a nuestra comunidad universitaria en su conjunto.

El propósito de esta carta compromiso fomentar los valores universitarios, así como dar a conocer y comprender las acciones consideradas como deshonestidad académica.

"Alere Flammam Veritatis"

San Nicolás de los Garza, N.L., a 22 de Enero del 2024.

Hora	NL	Matrícula	Nombre	Firma

Tu compromiso en este sentido no solo fortalecerá tu propio desarrollo como estudiante, sino que también contribuirá al prestigio y la calidad de nuestra institución. Juntos, podemos construir un entorno académico donde la excelencia y la ética sean los cimientos de nuestro éxito colectivo.

Deposítamos nuestra confianza en ti para que contribuyas a hacer de nuestra Facultad un ejemplo de integridad y honestidad académica.

Nota: una vez firmada sube le archivo en formato PDF a tu grupo y sección correspondiente en la plataforma Google Classroom.



Oficina Universitaria
Pedro de Alvarado, C.P. 66455, A.P. 078 San Nicolás
San Nicolás de los Garza, Nuevo León, México
Teléfono: (81) 8322 3533 / Fax: (81) 8322 3533 / Correo: (81) 8322 3533

Llenarla y entregar a más tardar el
viernes 8 de agosto en formato
digital (PDF) enviado a Google
Classroom

Se previsor, si puedes
entrégala hoy mismo

Presentación

Al escuchar su nombre

- Póngase de pie y diga qué expectativas tiene sobre este curso.
- Comentarios adicionales que quiera expresar

**“No limites tus desafíos.
Desafía tus límites”.**

Suzy Kassem.

Se me concedió Volver, otra vez



*Parque Ecológico Chipinque
El Pinal 1,500 msnm
2 Agosto 2025*



*UANL FIME
Aula 2-300
4 Agosto 2025*

Reflexión

*los invito a que
Inicien este semestre con una nueva mentalidad:
como futuros ingenieros,
cada desafío es una oportunidad para innovar y transformar.
¡Adopten el cambio y lideren el futuro!*

**Con que se quedan de
esta primera clase**

